

Модуль NM Card mini
Руководство по эксплуатации
ЮФКВ.469535.006РЭ

Инев. № подл.	Подп. и дата	Взам. инв. №	Инев. № дубл.	Подп. и дата

Содержание

1	Описание и работа изделия	5
1.1	Назначение изделия	5
1.2	Технические характеристики	6
1.3	Состав изделия	8
1.4	Устройство и работа	10
1.5	Маркировка и пломбирование	14
1.6	Упаковка	14
2	Использование по назначению	16
2.1	Эксплуатационные ограничения	16
2.2	Использование изделия	17
2.2.1	Интерфейсы	17
2.2.2	Конфигурация начальной загрузки Модуля	28
2.2.3	Питание Модуля.....	30
2.2.4	Монтаж и демонтаж Модуля	30
2.2.5	Установка программного обеспечения.....	35
2.2.6	Система сброса СнК в Модуле	36
2.2.7	Система синхронизации модуля.....	36
2.2.8	PCIe.....	36
2.2.9	SPI.....	36
2.2.10	Ethernet	38
2.2.11	Выводы общего назначения GPIO	40
2.2.12	Внешний высокоскоростной коммуникационный порт	41
2.3	Диагностика Модуля	49
2.3.1	Возможные проблемы при эксплуатации.....	49
3	Техническое обслуживание	50

Удостоверен ЮФКВ.469535.006-УЛ

Перв. примен.	ЮФКВ.469535.006							
Справ. №								
Подп. и дата								
Индв. № дубл.								
Взам. инв. №								
Подп. и дата								
Индв. № подл.								
	1	Все	ЮФКВ.649-2021	Крючков	02.12.21	ЮФКВ.469535.006РЭ		
	Изм	Лист	№ докум	Подп.	Дата			
	Разраб.	Крючков				Лит.	Лист	Листов
	Пров.	Дадашев				2	54	
	Н. контр.	Левицкая				Модуль NM Card mini Руководство по эксплуатации		
	Утв.	Павлов						

4 Текущий ремонт	51
5 Хранение	52
5.1 Условия хранения	52
5.2 Срок сохраняемости.....	52
5.3 Консервация.....	52
6 Транспортирование.....	53
7 Утилизация	54

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						3
Изм	Лист	№ докум	Подп.	Дата		

Настоящее руководство по эксплуатации предназначено для ознакомления с принципом работы, основными правилами эксплуатации и обслуживания изделия «Модуль NM Card mini» ЮФКВ.469535.006.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						4
Изм	Лист	№ докум	Подпись	Дата		

1 Описание и работа изделия

1.1 Назначение изделия

1.1.1 Наименование изделия: Модуль NM Card mini.

1.1.2 Обозначение изделия:

- ЮФКВ.469535.006;
- ЮФКВ.469535.006-01;
- ЮФКВ.469535.006-02;
- ЮФКВ.469535.006-03.

1.1.3 Модуль NM Card mini (далее по тексту - Модуль) представляет собой высокопроизводительное вычислительное устройство, выполненное в форм-факторе PCIe. Модуль реализован на базе микросхемы интегральной класса «Система-на-Кристалле» K1879VM8Я ЮФКВ.431282.026ТУ (далее по тексту – СнК). Данная микросхема представляет собой гетерогенную многопроцессорную систему на кристалле, в состав которой входят 16 процессорных ядер NeuroMatrix Core 4 и пять ядер ARM Cortex-A5, пять контроллеров внешней памяти типа DDR3, интерфейс с хост-процессором на базе PCIe Rev. 2.0 и четыре высокоскоростных коммуникационных порта для связи с внешними процессорными системами.

1.1.4 Модуль предназначен для использования в качестве универсальной аппаратно-программной платформы для приёма, обработки, хранения и передачи больших потоков данных сигнальной информации в режиме реального времени в составе встраиваемой вычислительной техники и специализированных высокопроизводительных систем, а также для построения широкого класса систем цифровой обработки сигналов и машинного зрения.

1.1.5 Модуль может быть применён в таких областях как:

- нейронные сети и искусственный интеллект;
- телекоммуникационные и связные системы;
- робототехнические системы;

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ					Лист
										5
Изм	Лист	№ докум	Подпись	Дата						

- суперкомпьютеры и серверы;
- радиотехнические системы различного назначения;
- системы автоматизации процессов в социальной и производственных сферах деятельности в различных областях народного хозяйства.

1.2 Технические характеристики

1.2.1 Основные технические параметры:

- интерфейс PCIe x4 Rev. 2.0;
- интерфейс внешних полнодуплексных высокоскоростных коммуникационных портов для межмодульного обмена;
- интерфейс Ethernet со скоростью передачи данных 100 Мбит/с с поддержкой протокола EDCL;
- 5 ГБ памяти DDR3L;
- последовательный интерфейс SPI;
- 40 выводов GPIO;
- номинальные напряжения питания: 12 В и 3,3 В;
- типовая потребляемая мощность от 10 до 12 Вт;
- максимальная потребляемая мощность не превышает 25 Вт;
- защита от кратковременного перенапряжения;
- защита от короткого замыкания.

1.2.2 Назначение различных вариантов исполнения Модуля:

- ЮФКВ.469535.006 и ЮФКВ.469535.006-01 предназначены для персональных компьютеров и серверных решений с достаточной принудительной вентиляцией внутри корпуса и низкой тепловой нагрузкой. Имеют пассивное охлаждение, что обеспечивает отсутствие акустических шумов и более низкое энергопотребление;
- ЮФКВ.469535.006-02 и ЮФКВ.469535.006-03 предназначены для серверных решений, имеет низкопрофильную конструкцию, позволяющую

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						6
Изм	Лист	№ докум	Подпись	Дата		

размещать Модули в соседние слоты PCIe, а также имеет активное охлаждение, позволяющее функционировать в корпусе системы с высокой плотностью размещения теплонагруженных элементов.

1.2.3 Масса:

- нетто не более 0,3 кг (только Модуль);
- брутто не более 1 кг (полный комплект поставки).

1.2.4 Габаритные размеры Модуля в различных вариантах исполнения приведены на рисунках 1.1, 1.2.

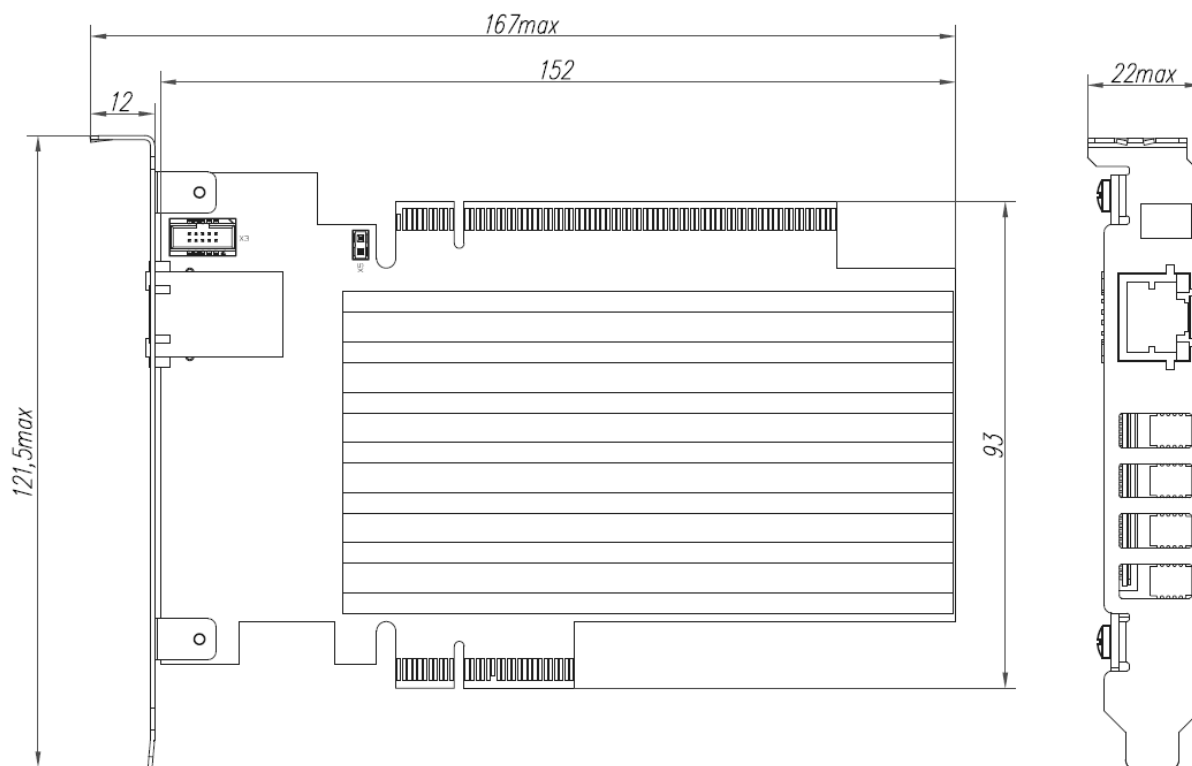


Рисунок 1.1 – Габаритные размеры Модуля ЮФКВ.469535.006 и Модуля ЮФКВ.469535.006-01

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист
7

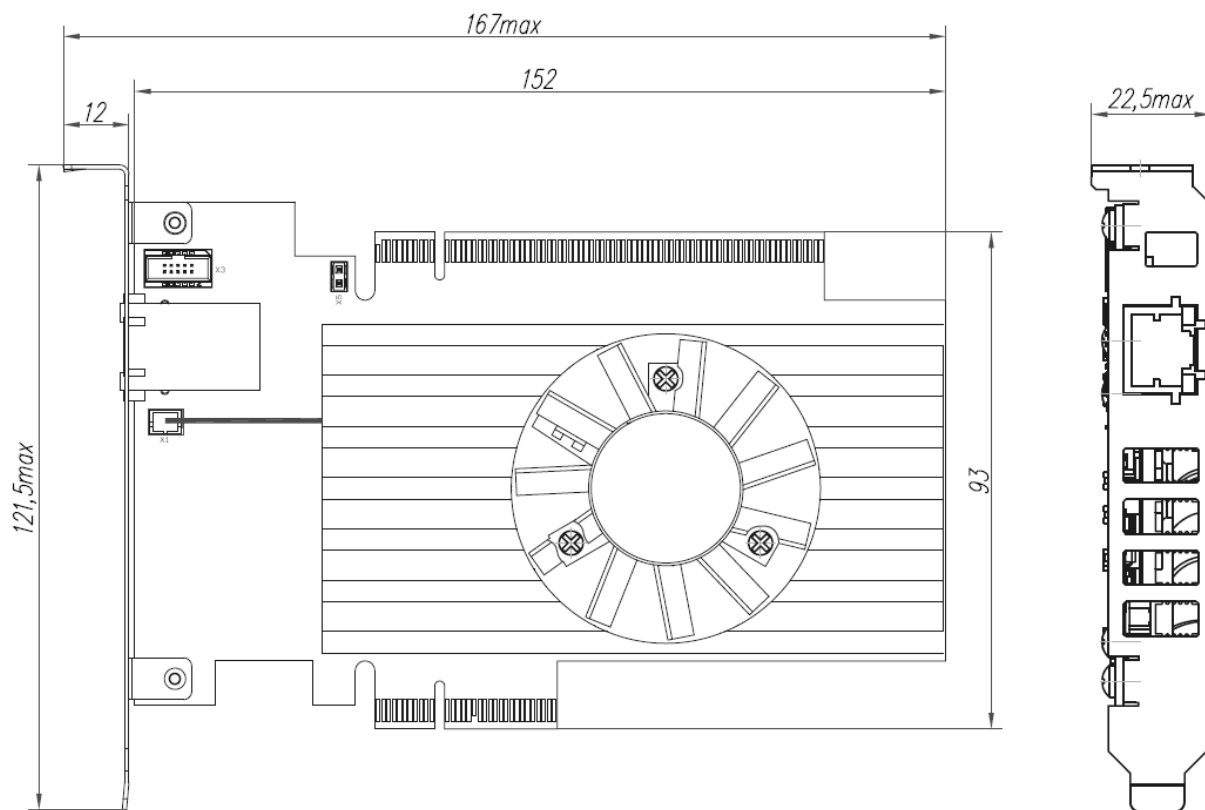


Рисунок 1.2 – Габаритные размеры Модуля ЮФКВ.469535.006-02 и Модуля ЮФКВ.469535.006-03

1.2.5 Рекомендуемые характеристики системы, в составе которой функционирует Модуль:

- 64-разрядная операционная система Windows 7, Windows 10 или Linux;
- двухъядерный (или более) процессор с частотой не менее 2 ГГц;
- не менее 4 ГБ оперативной памяти;
- не менее 3 ГБ свободного дискового пространства;
- интерфейс PCIe x4 Rev. 2.

1.3 Состав изделия

1.3.1 Комплектность:

- Модуль NM Card mini ЮФКВ.469535.006 (-01, -02, -03);
- этикетка ЮФКВ.469535.006ЭТ (-01, -02, -03);
- упаковка ЮФКВ.468926.151.

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист

8

1.3.2 На рисунках 1.3, 1.4 показан внешний вид Модуля. Цветовая гамма на рисунке может отличаться от цветовой гаммы реального Модуля.

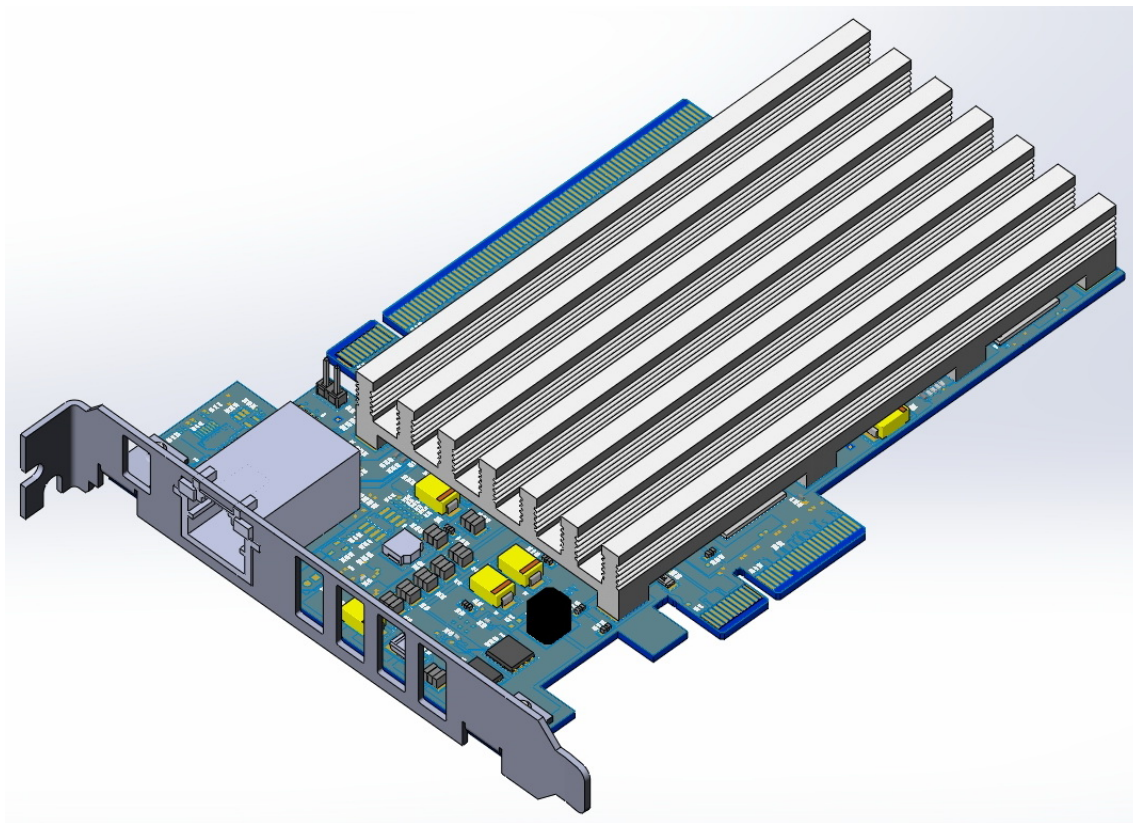


Рисунок 1.3 – Модуль NM Card mini ЮФКВ.469535.006 и ЮФКВ.469535.006-01

Инв. № подл.	Изм	Лист	№ докум	Подпись	Дата	ЮФКВ.469535.006РЭ	Лист
							9
Изм	Лист	№ докум	Подпись	Дата			
Взам. инв. №							
Подп. и дата							
Инв. № дубл.							
Подп. и дата							

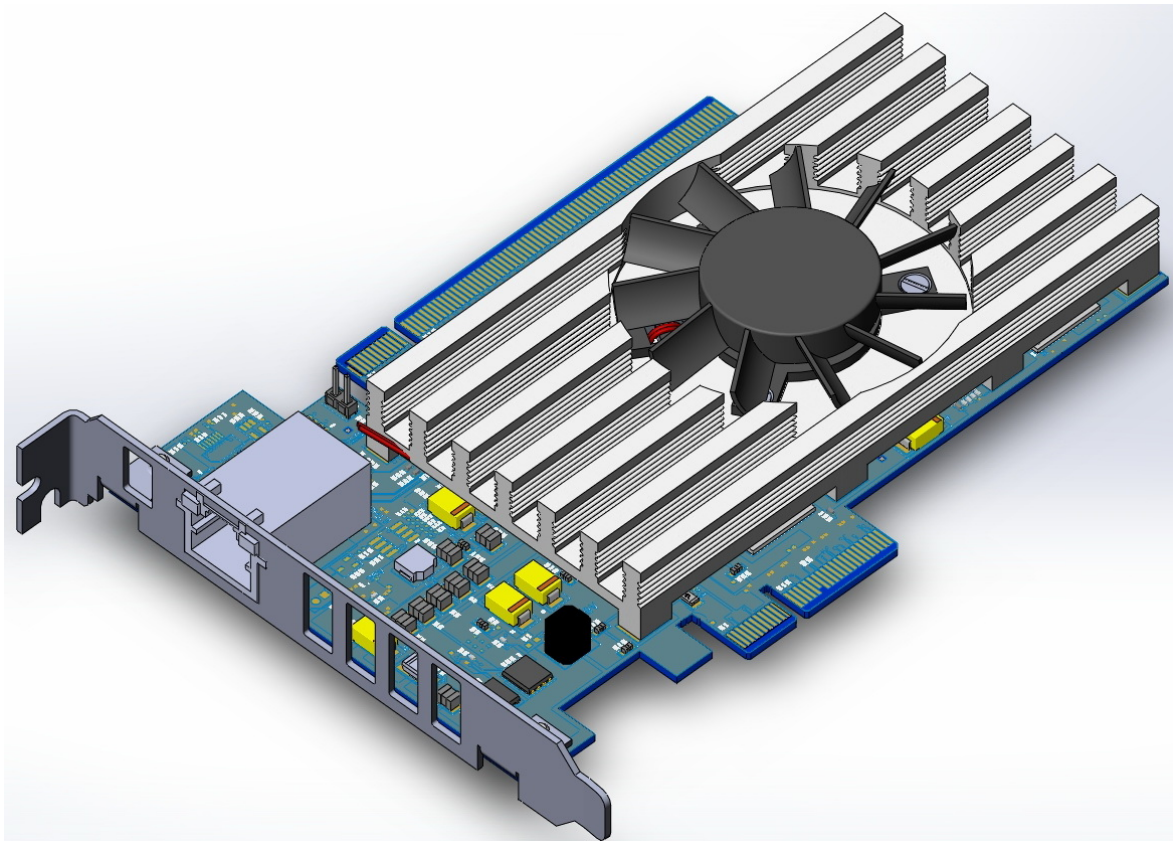


Рисунок 1.4 – Модуль NM Card mini ЮФКВ.469535.006-02 и ЮФКВ.469535.006-03

1.3.3 Конструктивно Модуль NM Card mini выполнен из следующих основных составных частей:

- печатная плата с установленными элементами поверхностного и сквозного монтажа;
- радиатор;
- панель;
- вентилятор в исполнениях ЮФКВ.469535.006-02, ЮФКВ.469535.006-03.

1.4 Устройство и работа

1.4.1 Основными функциональными элементами Модуля являются:

- микросхема высокопроизводительной гетерогенной многопроцессорной СпК;
- микросхемы оперативного запоминающего устройства динамического типа (далее по тексту – DDR3L SDRAM).

Изн. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист
10

1.4.2 СнК отвечает за первоначальную загрузку модуля, цифровую обработку сигналов и интерфейс с внешними периферийными устройствами.

1.4.3 Энергозависимые микросхемы оперативного запоминающего устройства динамического типа DDR3L SDRAM отвечают за хранение данных обрабатываемых СнК во время работы Модуля.

1.4.4 Упрощенная функциональная схема Модуля представлена на рисунках 1.5, 1.6.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						11
Изм	Лист	№ докум	Подпись	Дата		

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум	Подпись	Дата

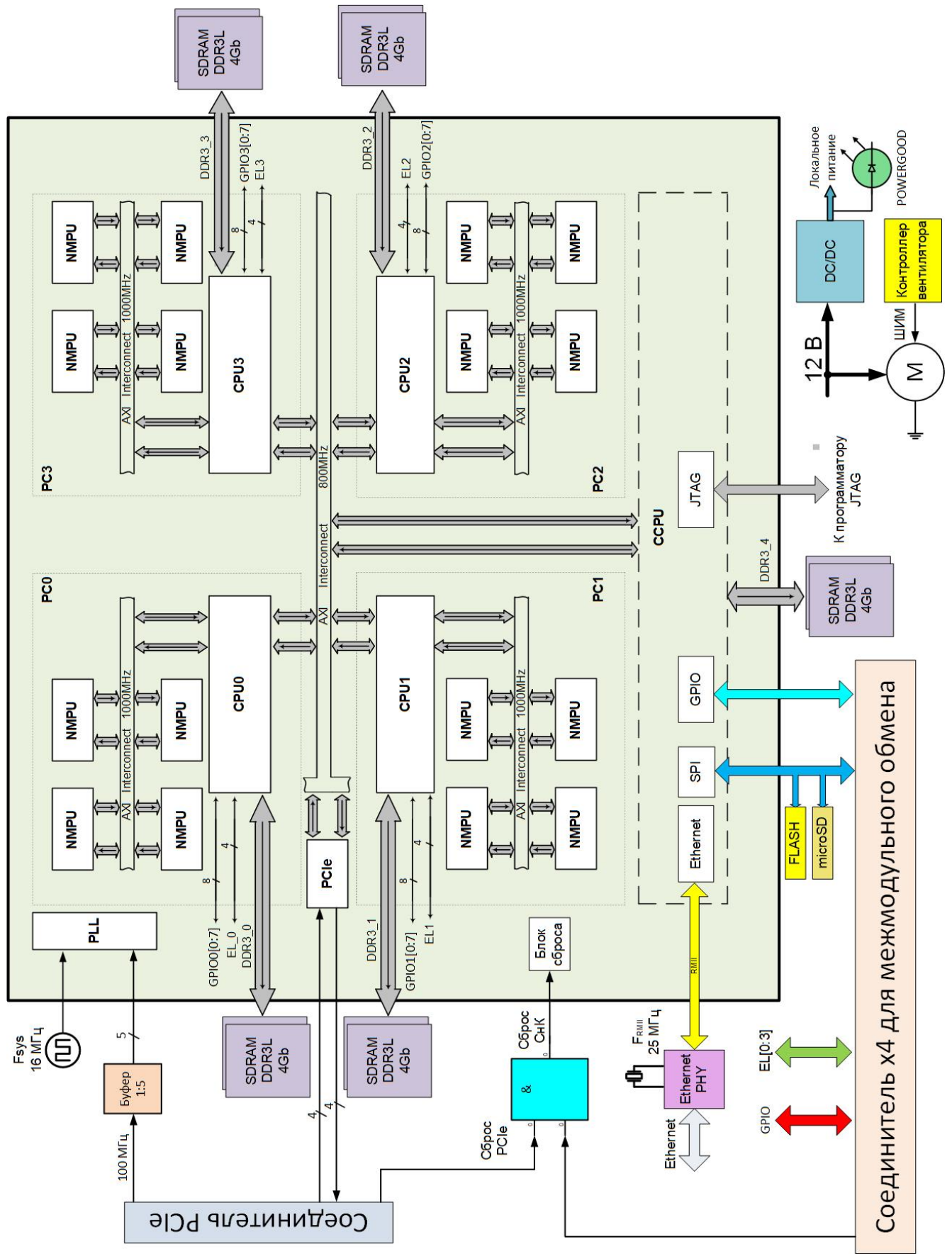


Рисунок 1.5 – Функциональная схема Модуля ЮФКВ.469535.006 и Модуля ЮФКВ.469535.006-02

ЮФКВ.469535.006РЭ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум	Подпись	Дата

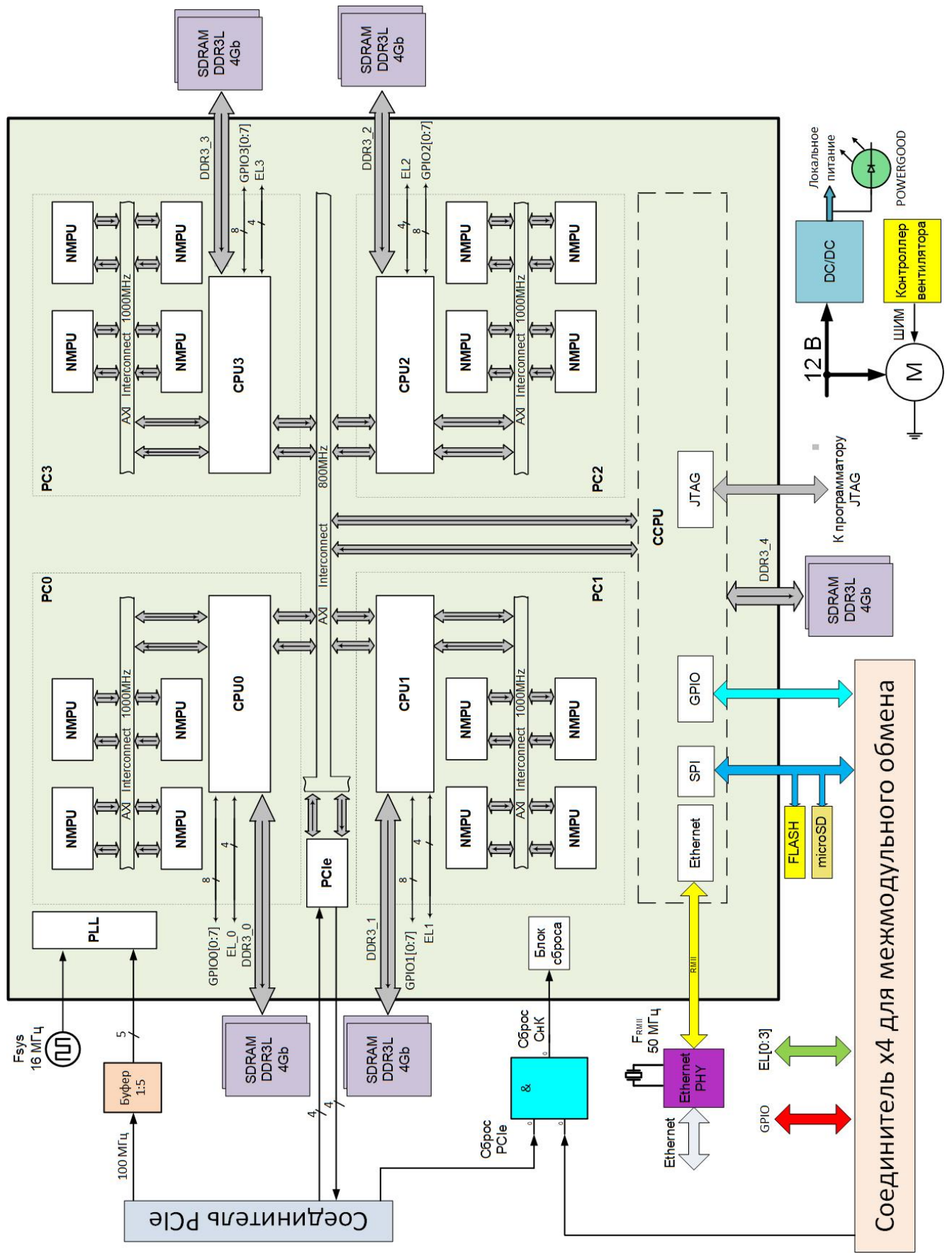


Рисунок 1.6 – Функциональная схема Модуля ЮФКВ.469535.006-01 и Модуля ЮФКВ.469535.006-03

ЮФКВ.469535.006РЭ

1.5 Маркировка и пломбирование

1.5.1 Модуль имеет маркировку, содержащую:

- наименование;
- обозначение;
- заводской номер;
- позиционные обозначения элементов;
- краткое функциональное назначение соединителей.

1.5.2 Модуль имеет штамп на печатной плате отдела технического контроля (ОТК), гарантирующий качество и соответствие требованиям технической документации.

1.6 Упаковка

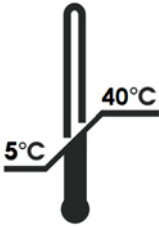

1.6.1 Модуль упакован в антистатический пакет с силикагелем и размещён в картонной коробке. Фиксацию Модуля внутри коробки и защиту от внешних механических воздействий осуществляет ложемент.

1.6.2 Упаковка Модуля имеет маркировку, содержащую:

- наименование изделия;
- заводской номер;
- товарный знак (логотип);
- сайт производителя;
- адрес и контактные данные производителя;
- страну-изготовитель;
- информационные знаки в соответствии с таблицей 1.1.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						14
Изм	Лист	№ докум	Подпись	Дата		

Таблица 1.1 – Информационные знаки на упаковке

Беречь от влаги	Верх товара	Бумага (картон) / Пластик / Алюминий	Изделие, чувствительное к воздействию разряда статического электричества
			
Беречь от нагрева	Ограничение температуры хранения	Особая утилизация	
			

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						15
Изм	Лист	№ докум	Подпись	Дата		

2 Использование по назначению

2.1 Эксплуатационные ограничения

2.1.1 **ВНИМАНИЕ!** Модуль содержит крайне чувствительные к статическому электричеству микросхемы. Поэтому во избежание их повреждения при работе следует соблюдать ряд мер предосторожности:



– подключение Модуля осуществлять только при отключенном питании;

– перед работой с Модулем обеспечьте стекание статических зарядов с тела на металлические конструкции, подключенные к общему контуру заземления здания;

– при манипуляциях с Модулем следует удерживать его за торцы печатной платы, радиатор, переднюю панель. Следует избегать прикосновений к микросхемам и другим элементам, установленным на плате;

– не допускать короткое замыкание электрических цепей Модуля токопроводящими предметами, например, элементами одежды, инструментом.

2.1.2 В процессе работы с Модулем необходимо руководствоваться нормативными требованиями по электробезопасности и пожарной безопасности, действующими на территории стран Евразийского экономического союза.

2.1.3 Любое оборудование, контактирующее с Модулем и подключенное к электросети переменного тока, должно иметь заземление корпуса.

2.1.4 Модуль предназначен для эксплуатации при следующих условиях:

- напряжения питания модуля ($12 \pm 0,9$) В и ($3,3 \pm 0,1$) В;
- температура окружающего воздуха от 0 °С до 40 °С;
- относительная влажность от 40 % до 95 % при 30 °С;
- атмосферное давление от 84 до 107 кПа (от 630 до 800 мм рт. ст.);

Изн.	Лист	№ докум	Подпись	Дата	ЮФКВ.469535.006РЭ	Лист
						16
Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата		

- отсутствие выпадения конденсата на поверхности Модуля;
- отсутствие сильных электромагнитных полей;
- отсутствие воздействия вибрации и ударов.

2.2 Использование изделия

2.2.1 Интерфейсы

2.2.1.1 Для обеспечения информационного взаимодействия с внешними устройствами в Модуле предусмотрены соединители, краткое описание и назначение которых приведено в таблице 2.1.

Таблица 2.1 – Описание и назначение соединителей Модуля

Позиционное обозначение соединителя	Функциональное назначение	Примечание
X2	Ethernet	Интерфейс Ethernet
X3	JTAG	Интерфейс JTAG. Не установлен
X4	PCIe	Интерфейс PCIe Rev. 2.0
X6	COMx	Коммуникационные порты
	GPIO	Порты ввода-вывода общего назначения
	SPI	Последовательный периферийный интерфейс
	EXT_RESET	Сброс от внешнего устройства
	WKUPRQ	Запрос на вывод процессора из спящего режима
	WKUPAK	Разрешение на снятие запроса на вывод процессора из спящего режима
	3VD	3,3 В для питания внешних устройств
1.8VD	1,8 В для питания внешних устройств	

Име. № подл.	Подп. и дата	Взам. инв. №	Име. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист

17

2.2.1.2 Расположение соединителей представлены на рисунках 2.1, 2.2.

2.2.1.3 Расположение и позиционное обозначение соединителей совпадает для различных вариантов исполнения.

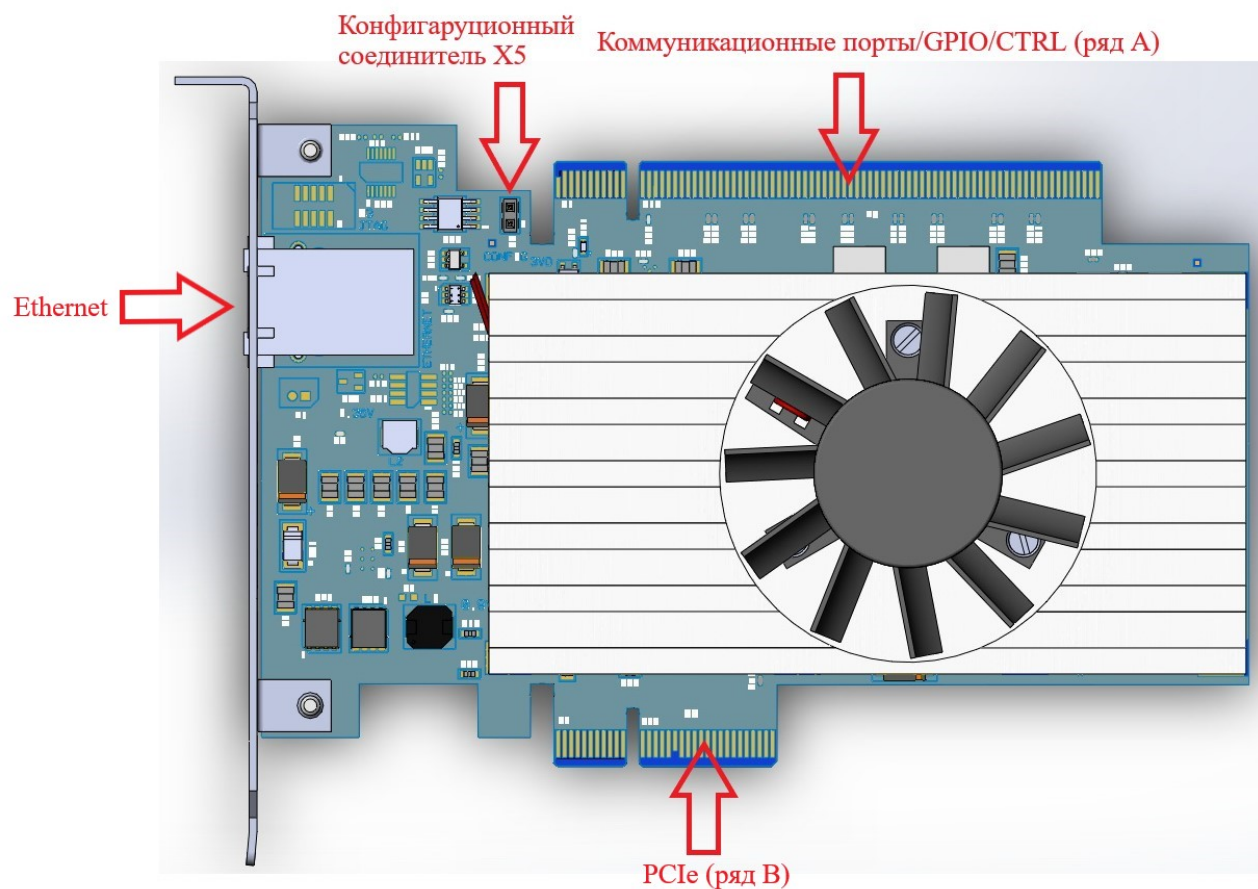


Рисунок 2.1 – Вид Модуля NM Card mini сверху

Изн. № подл.	Подп. и дата
Взам. инв. №	Изн. № дубл.
Подп. и дата	
Изн. № подл.	

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист

18

Копировал

Формат А4

Коммуникационные порты/GPIO/CTRL (ряд В)

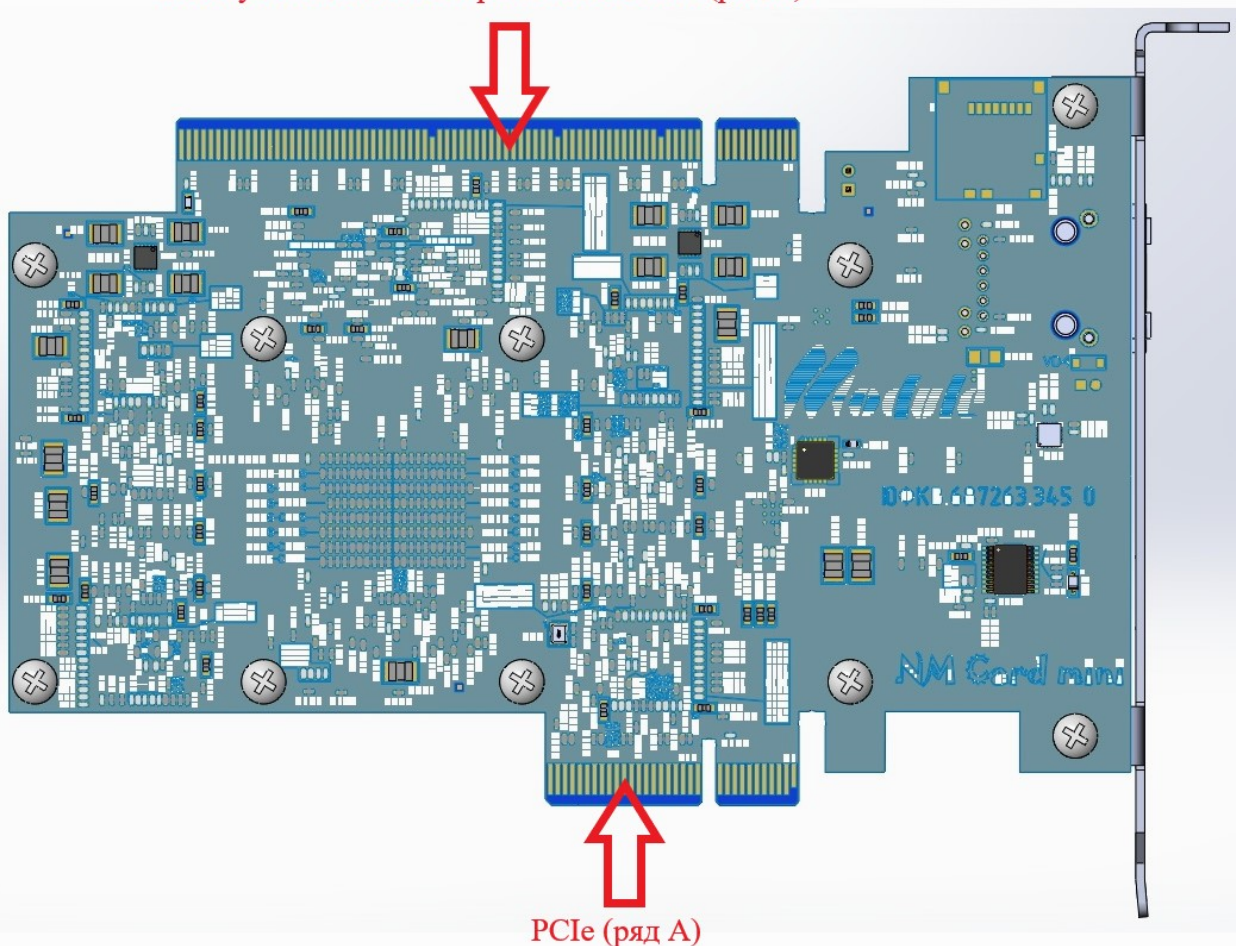


Рисунок 2.2 – Вид Модуля NM Card mini снизу

2.2.1.4 Соединитель X1 предназначен для питания активной системы охлаждения. Назначение и нумерация выводов соответствует спецификации Intel Corporation 4-Wire Pulse Width Modulation (PWM) Controlled Fans Specification Revision 1.2 (July 2004).

2.2.1.5 Соединитель X2 располагается на передней панели и предназначен для информационного обмена по интерфейсу Ethernet. Назначение и нумерация выводов соответствует стандарту IEEE 802.3-1995.

2.2.1.6 Соединитель X4 предназначен для информационного обмена по интерфейсу PCIe x4. Назначение и нумерация выводов соответствует спецификации PCI Express® Card Electromechanical Specification Revision 2.0 (April 11, 2007).

Изн. № подл.	Подп. и дата
Взам. инв. №	Инв. № дубл.
Подп. и дата	

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

2.2.1.7 Соединитель X5 предназначен для конфигурации СнК и отвечает за выбор режима начальной загрузки.

2.2.1.8 Соединитель X6 предназначен для межмодульного обмена. Конструктивно модуль представляет собой аналог соединителя PCIe x16. Нумерация выводов соединителя X6 соответствует соединителю PCIe x16.

Таблица 2.2 – Описание и назначение выводов соединителя X6

Номер вывода	Наименование сигнала	Тип	Примечание	Функциональное назначение
B15	CP3_TX3p	Выход	Прямой	Передатчик кластера PC3
B14	CP3_TX3n	Выход	Инверсный	
B21	CP3_TX2p	Выход	Прямой	
B20	CP3_TX2n	Выход	Инверсный	
B36	CP3_TX1p	Выход	Прямой	
B35	CP3_TX1n	Выход	Инверсный	
B30	CP3_TX0p	Выход	Прямой	
B29	CP3_TX0n	Выход	Инверсный	
B72	CP2_TX3p	Выход	Прямой	Передатчик кластера PC2
B73	CP2_TX3n	Выход	Инверсный	
B66	CP2_TX2p	Выход	Прямой	
B67	CP2_TX2n	Выход	Инверсный	
B51	CP2_TX1p	Выход	Прямой	
B52	CP2_TX1n	Выход	Инверсный	
B57	CP2_TX0p	Выход	Прямой	
B58	CP2_TX0n	Выход	Инверсный	
A43	CP1_TX3p	Выход	Прямой	Передатчик кластера PC1
A44	CP1_TX3n	Выход	Инверсный	
A38	CP1_TX2p	Выход	Прямой	
A37	CP1_TX2n	Выход	Инверсный	
A23	CP1_TX1p	Выход	Прямой	
A22	CP1_TX1n	Выход	Инверсный	
A29	CP1_TX0p	Выход	Прямой	
A28	CP1_TX0n	Выход	Инверсный	
A51	CP0_TX3p	Выход	Прямой	Передатчик кластера PC0
A52	CP0_TX3n	Выход	Инверсный	
A57	CP0_TX2p	Выход	Прямой	

Ине. № подл.	Подп. и дата
Взам. инв. №	Подп. и дата
Ине. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист
20

Номер вывода	Наименование сигнала	Тип	Примечание	Функциональное назначение
A58	CP0_TX2n	Выход	Инверсный	
A72	CP0_TX1p	Выход	Прямой	
A73	CP0_TX1n	Выход	Инверсный	
A66	CP0_TX0p	Выход	Прямой	
A67	CP0_TX0n	Выход	Инверсный	
B17	CP3_RX3p	Вход	Прямой	Приёмник кластера РС3
B18	CP3_RX3n	Вход	Инверсный	
B23	CP3_RX2p	Вход	Прямой	
B24	CP3_RX2n	Вход	Инверсный	
B32	CP3_RX1p	Вход	Прямой	
B33	CP3_RX1n	Вход	Инверсный	
B26	CP3_RX0p	Вход	Прямой	
B27	CP3_RX0n	Вход	Инверсный	
B69	CP2_RX3p	Вход	Прямой	Приёмник кластера РС2
B70	CP2_RX3n	Вход	Инверсный	
B63	CP2_RX2p	Вход	Прямой	
B64	CP2_RX2n	Вход	Инверсный	
B54	CP2_RX1p	Вход	Прямой	
B55	CP2_RX1n	Вход	Инверсный	
B60	CP2_RX0p	Вход	Прямой	
B61	CP2_RX0n	Вход	Инверсный	
A41	CP1_RX3p	Вход	Прямой	Приёмник кластера РС1
A40	CP1_RX3n	Вход	Инверсный	
A35	CP1_RX2p	Вход	Прямой	
A34	CP1_RX2n	Вход	Инверсный	
A26	CP1_RX1p	Вход	Прямой	
A25	CP1_RX1n	Вход	Инверсный	
A32	CP1_RX0p	Вход	Прямой	
A31	CP1_RX0n	Вход	Инверсный	
A55	CP0_RX3p	Вход	Прямой	Приёмник кластера РС0
A54	CP0_RX3n	Вход	Инверсный	

Име. № подл.	Подп. и дата	Взам. инв. №	Име. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Номер вывода	Наименование сигнала	Тип	Примечание	Функциональное назначение
A61	CP0_RX2p	Вход	Прямой	
A60	CP0_RX2n	Вход	Инверсный	
A69	CP0_RX1p	Вход	Прямой	
A70	CP0_RX1n	Вход	Инверсный	
A63	CP0_RX0p	Вход	Прямой	
A64	CP0_RX0n	Вход	Инверсный	
B41	GPIOC_7	Вход / Выход, PU	Пользовательские выводы общего назначения центрального процессорного кластера ССРУ	
B42	GPIOC_6	Вход / Выход, PU		
B40	GPIOC_5	Вход / Выход, PU		
B39	GPIOC_4	Вход / Выход, PU		
B43	GPIOC_3	Вход / Выход, PU		
B44	GPIOC_2	Вход / Выход, PU		
B49	GPIOC_1	Вход / Выход, PU		
B38	GPIOC_0	Вход / Выход, PU		
B3	GPIO3_7	Вход / Выход, PU	Пользовательские выводы общего назначения процессорного кластера РС3	
B8	GPIO3_6	Вход / Выход, PU		
B9	GPIO3_5	Вход / Выход, PU		
B2	GPIO3_4	Вход / Выход, PU		
B6	GPIO3_3	Вход / Выход, PU		
B5	GPIO3_2	Вход / Выход, PU		
A8	GPIO3_1	Вход / Выход, PU	Пользовательские выводы общего назначения процессорного кластера РС2	
A9	GPIO3_0	Вход / Выход, PU		
B78	GPIO2_7	Вход / Выход, PU		
B79	GPIO2_6	Вход / Выход, PU		
B77	GPIO2_5	Вход / Выход, PU		
B75	GPIO2_4	Вход / Выход, PU		
B80	GPIO2_3	Вход / Выход, PU		
B76	GPIO2_2	Вход / Выход, PU		
B46	GPIO2_1	Вход / Выход, PU		
B47	GPIO2_0	Вход / Выход, PU		
A18	GPIO1_7	Вход / Выход, PU		
A20	GPIO1_6	Вход / Выход, PU		

Ине. № подл.	Подп. и дата	Взам. инв. №	Ине. № дубл.	Подп. и дата
--------------	--------------	--------------	--------------	--------------

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист

22

Номер вывода	Наименование сигнала	Тип	Примечание	Функциональное назначение
A16	GPIO1_5	Вход / Выход, PU	Пользовательские выводы общего назначения процессорного кластера PC1	
A15	GPIO1_4	Вход / Выход, PU		
A19	GPIO1_3	Вход / Выход, PU		
A17	GPIO1_2	Вход / Выход, PU		
A2	GPIO1_1	Вход / Выход, PU		
A3	GPIO1_0	Вход / Выход, PU		
A76	GPIO0_7	Вход / Выход, PU	Пользовательские выводы общего назначения процессорного кластера PC0	
A78	GPIO0_6	Вход / Выход, PU		
A77	GPIO0_5	Вход / Выход, PU		
A80	GPIO0_4	Вход / Выход, PU		
A75	GPIO0_3	Вход / Выход, PU		
A79	GPIO0_2	Вход / Выход, PU		
A5	GPIO0_1	Вход / Выход, PU		
A6	GPIO0_0	Вход / Выход, PU		
A48	SPI_CLK	Выход	Сигнал синхронизации (SCLK)	
A47	SPI_MOSI	Выход	Выход СнК (SDO)	
A49	SPI_MISO	Вход	Вход СнК (SDI)	
A46	SPI_nCS	Выход	Выбор ведомой микросхемы. Активный логический уровень – низкий.	
A14	EXT_RESET	Вход, PU	Сброс от внешнего устройства. Активный логический уровень – низкий.	
A12	WKUPRQ	Вход, PD	Запрос на вывод процессора из спящего режима	
B12	WKUPAK	Выход	Разрешение на снятие запроса на вывод процессора из спящего режима	
A82	3.3V	-	3,3 В для питания внешних устройств. Ток нагрузки не более 200 мА.	
B82	3.3V	-		
A11	1.8V	-	1,8 В для питания внешних устройств. Ток нагрузки не более 200 мА.	
B11	1.8V	-		
A1	GROUND	-		
A4	GROUND	-		

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата
--------------	--------------	--------------	--------------	--------------

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист

23

Номер вывода	Наименование сигнала	Тип	Примечание	Функциональное назначение
A7	GROUND	-	Общий	
A10	GROUND	-		
A13	GROUND	-		
A21	GROUND	-		
A24	GROUND	-		
A27	GROUND	-		
A30	GROUND	-		
A33	GROUND	-		
A36	GROUND	-		
A39	GROUND	-		
A42	GROUND	-		
A45	GROUND	-		
A50	GROUND	-		
A53	GROUND	-		
A56	GROUND	-		
A59	GROUND	-		
A62	GROUND	-		
A65	GROUND	-		
A68	GROUND	-		
A71	GROUND	-		
A74	GROUND	-		
A81	GROUND	-		
B1	GROUND	-		
B4	GROUND	-		
B7	GROUND	-		
B10	GROUND	-		
B13	GROUND	-		
B16	GROUND	-		
B19	GROUND	-		

Име. № подл.	Подп. и дата	Взам. инв. №	Име. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист

24

Номер вывода	Наименование сигнала	Тип	Примечание	Функциональное назначение
B22	GROUND	-	Общий	
B25	GROUND	-		
B28	GROUND	-		
B31	GROUND	-		
B34	GROUND	-		
B37	GROUND	-		
B45	GROUND	-		
B48	GROUND	-		
B50	GROUND	-		
B53	GROUND	-		
B56	GROUND	-		
B59	GROUND	-		
B62	GROUND	-		
B65	GROUND	-		
B68	GROUND	-		
B71	GROUND	-		
B74	GROUND	-		
B81	GROUND	-		

Примечания

1 PU – pull-up, на выводе есть сопротивление, доопределяющее его состояние до логической единицы (уровень 1,8 В).

2 PD – pull-down, на выводе есть сопротивление, доопределяющее его состояние до логического нуля (уровень 0 В).

3 Дифференциальные сигналы CP3_TX[0:3]– выходы передатчиков блока коммуникационных портов процессорного кластера 3.

4 Дифференциальные сигналы CP2_TX[0:3] – выходы передатчиков блока коммуникационных портов процессорного кластера 2.

Подп. и дата
Инв. № дубл.
Взам. инв. №
Подп. и дата
Инв. № подл.

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист

25

5 Дифференциальные сигналы CP1_TX[0:3] – выходы передатчиков блока коммуникационных портов процессорного кластера 1.

6 Дифференциальные сигналы CP0_TX[0:3] – выходы передатчиков блока коммуникационных портов процессорного кластера 0.

7 Дифференциальные сигналы CP3_RX[0:3] – входы приёмников блока коммуникационных портов процессорного кластера 3.

8 Дифференциальные сигналы CP2_RX[0:3] – входы приёмников блока коммуникационных портов процессорного кластера 2.

9 Дифференциальные сигналы CP1_RX[0:3] – входы приёмников блока коммуникационных портов процессорного кластера 1.

10 Дифференциальные сигналы CP0_RX[0:3] – входы приёмников блока коммуникационных портов процессорного кластера 0.

2.2.1.9 Импеданс каждой дифференциальной линии блоков коммуникационных портов составляет 100 Ом. Все выходы имеют развязку по постоянному току. Размах напряжения выходного дифференциального сигнала V_{swing_diff} не превышает 1,2 В. Пояснение приведено на рисунке 2.3.

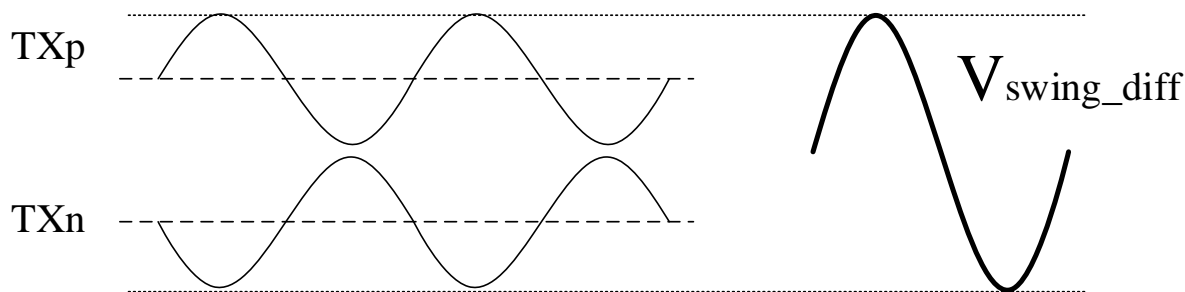


Рисунок 2.3 – Размах напряжения дифференциального сигнала

Име. № подл.	Подп. и дата
Взам. инв. №	Име. № дубл.
Подп. и дата	

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

2.2.1.10 Входы не имеют развязки по постоянному току. Необходимо установить конденсаторы с номинальной ёмкостью 0,1 мкФ на выходах передатчика внешнего устройства, как показано на рисунке 2.4.

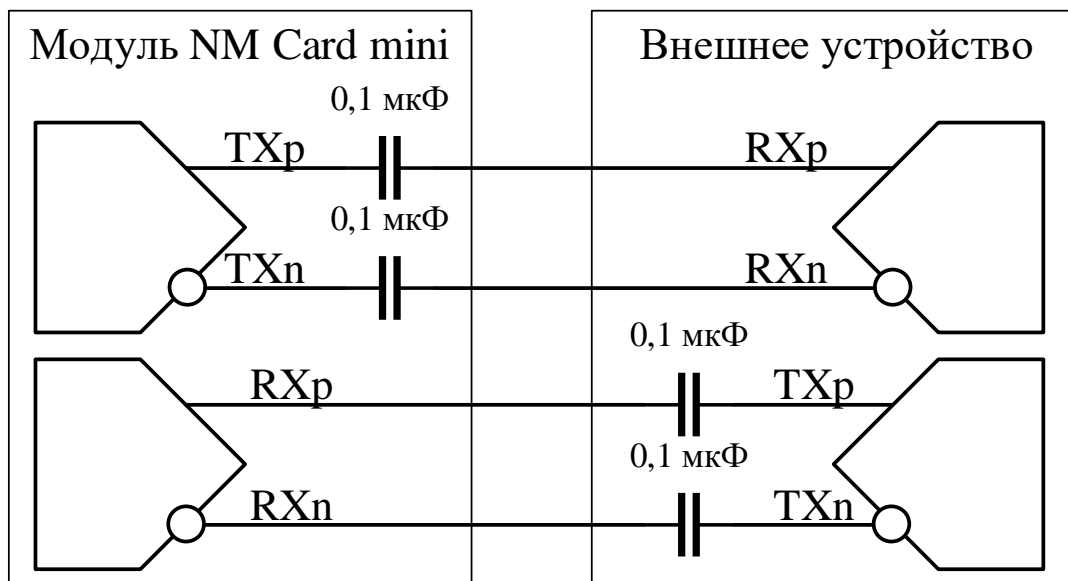


Рисунок 2.4 – Согласование передающей и приёмной линий

2.2.1.11 Все пользовательские выводы общего назначения GPIO имеют подтяжку к логической единице. Уровни сигналов 0 В / 1,8 В.

2.2.1.12 Последовательный интерфейс SPI обеспечивает максимальную скорость передачи данных не более 50 Мбит/с. Уровни сигналов 0 В / 1,8 В. Блок SPI является аппаратным. СнК всегда является мастером на шине.

2.2.1.13 Цепь EXT_RESET предназначена для использования в качестве сигнала внешнего сброса. По умолчанию цепь подтянута к логической единице. Активный логический уровень – низкий.

Име. № подл.	Подп. и дата
Взам. инв. №	Инв. № дубл.
Изм	Лист
№ докум	Подпись
Дата	

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист
27

2.2.1.14 Для согласования логических уровней Модуля при информационном взаимодействии с внешними периферийными устройствами, на соединителе X6 предусмотрены выводы питания 1,8 В и 3,3 В. В качестве пояснения на рисунке 2.5 приведён пример для питания внешнего двунаправленного буфера с преобразованием уровней. Потребление по каждой из цепей 1,8 В и 3,3 В не должно превышать 200 мА.

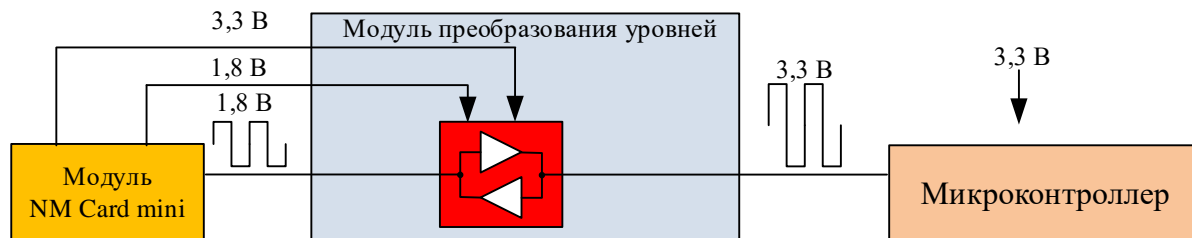


Рисунок 2.5 – Пример взаимодействия с внешними устройствами

2.2.2 Конфигурация начальной загрузки Модуля

2.2.2.1 Перед началом работы с Модулем необходимо его сконфигурировать при помощи соединителя X5, показанного на рисунке 2.6.

Соединитель X5 отвечает за выбор режима начальной загрузки.

Соединитель X5

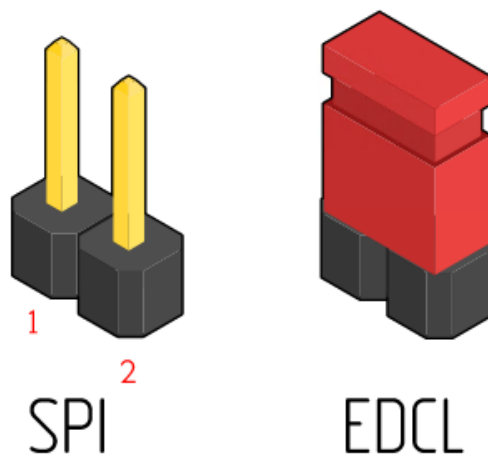


Рисунок 2.6 – Соединитель X5

2.2.2.2 СнК имеет банк памяти ПЗУ объёмом 8 КБ, который содержит программу начального загрузчика. Начальный загрузчик – это программа, которая начинает выполняться после снятия внешнего сигнала сброса и

Изн. № подл.	Подп. и дата
Взам. инв. №	Изн. № дубл.
Подп. и дата	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист

28

инициализации схемы ФАПЧ (PLL) внутри СнК. Задача этой программы загрузить во внутреннюю память процессора центрального управляющего узла следующую исполняемую программу и передать ей управление. Этой следующей программой может быть, например, загрузчик операционной системы.

2.2.2.3 Начальная загрузка микросхемы возможна через интерфейсы:

– SPI, в этом случае начальный загрузчик самостоятельно извлекает образ из флеш-памяти, доступной по интерфейсу SPI;

– Ethernet (Ethernet Debug Communication Link, EDCL), в этом случае образ программы должен быть загружен внешним хост-контроллером через соответствующий интерфейс.

2.2.2.4 Выбор режима загрузки осуществляется начальным загрузчиком в зависимости от уровня на выводе СнК BOOTM0, который задается при помощи соединителя X5 и перемычки (джампера) в соответствии с таблицей 2.3.

Таблица 2.3 – Варианты начальной загрузки СнК

Позиционное обозначение	Положение джампера	Интерфейс для первоначальной загрузки
X5	Контакты 1-2 разомкнуты (джампер не установлен)	Загрузка по SPI
X5	Контакты 1-2 замкнуты (джампер установлен)	Загрузка по Ethernet (Ethernet Debug Communication Link, EDCL)

2.2.2.5 При загрузке по SPI объем программы, записанной в микросхему ПЗУ (DD9), не должен превышать 8 Мбит. Более подробно режимы загрузки описаны в руководстве по эксплуатации на СнК ЮФКВ.431282.026РЭ.



ВНИМАНИЕ! Для корректной работы Модуля в составе персонального компьютера (ПК) при первичной загрузке необходимо, чтобы контакты 1-2 соединителя X5 были

Ине. № подл.	Подп. и дата	Взам. инв. №	Ине. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист
29



ВНИМАНИЕ! **Предприятие-изготовитель не несёт ответственность за любые механические повреждения комплектующих, нарушение целостности пломб на корпусе изделия, а также внутри него и прочие дефекты, возникшие в процессе монтажа / демонтажа Модуля по вине пользователя.**

2.2.4.4 Для монтажа Модуля в системный блок ПК последовательно выполните следующие действия:

- 1) выключите компьютер (если он был включен) и отсоедините кабель электропитания;
- 2) уложите системный блок на ровную горизонтальную поверхность;

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						31
Изм	Лист	№ докум	Подпись	Дата		

3) выкрутите винты и демонтируйте боковую крышку системного блока, как показано на рисунке 2.7. В случаях отличных от рисунка 2.7 необходимо руководствоваться технической документацией производителя корпуса;

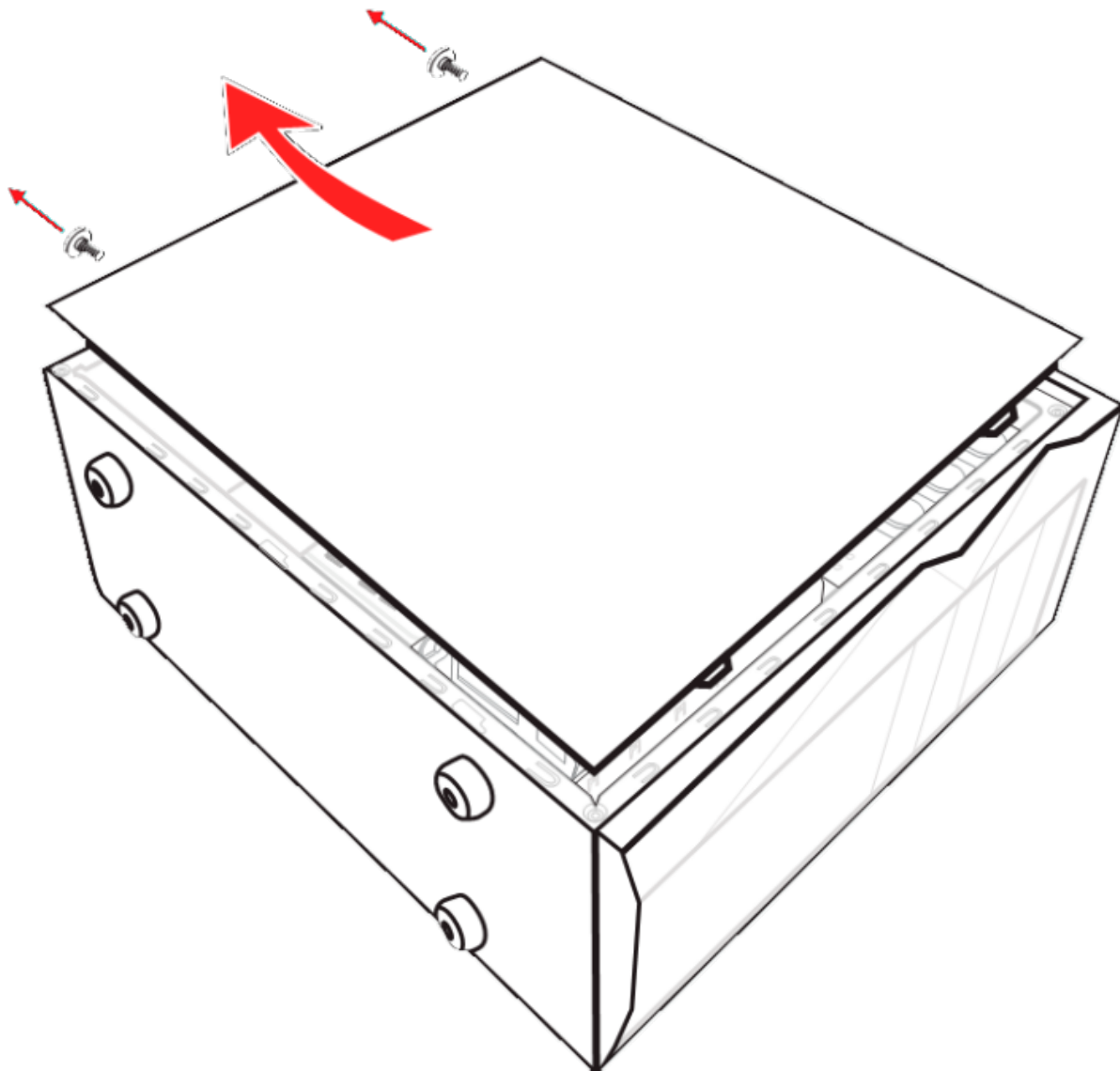


Рисунок 2.7 – Демонтаж крышки системного блока

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист

32

4) определите слот PCIe x4, в который планируется установка Модуля. Выкрутите винт заглушки, относящейся к выбранному PCIe слоту. Извлеките заглушку, как показано на рисунке 2.8;

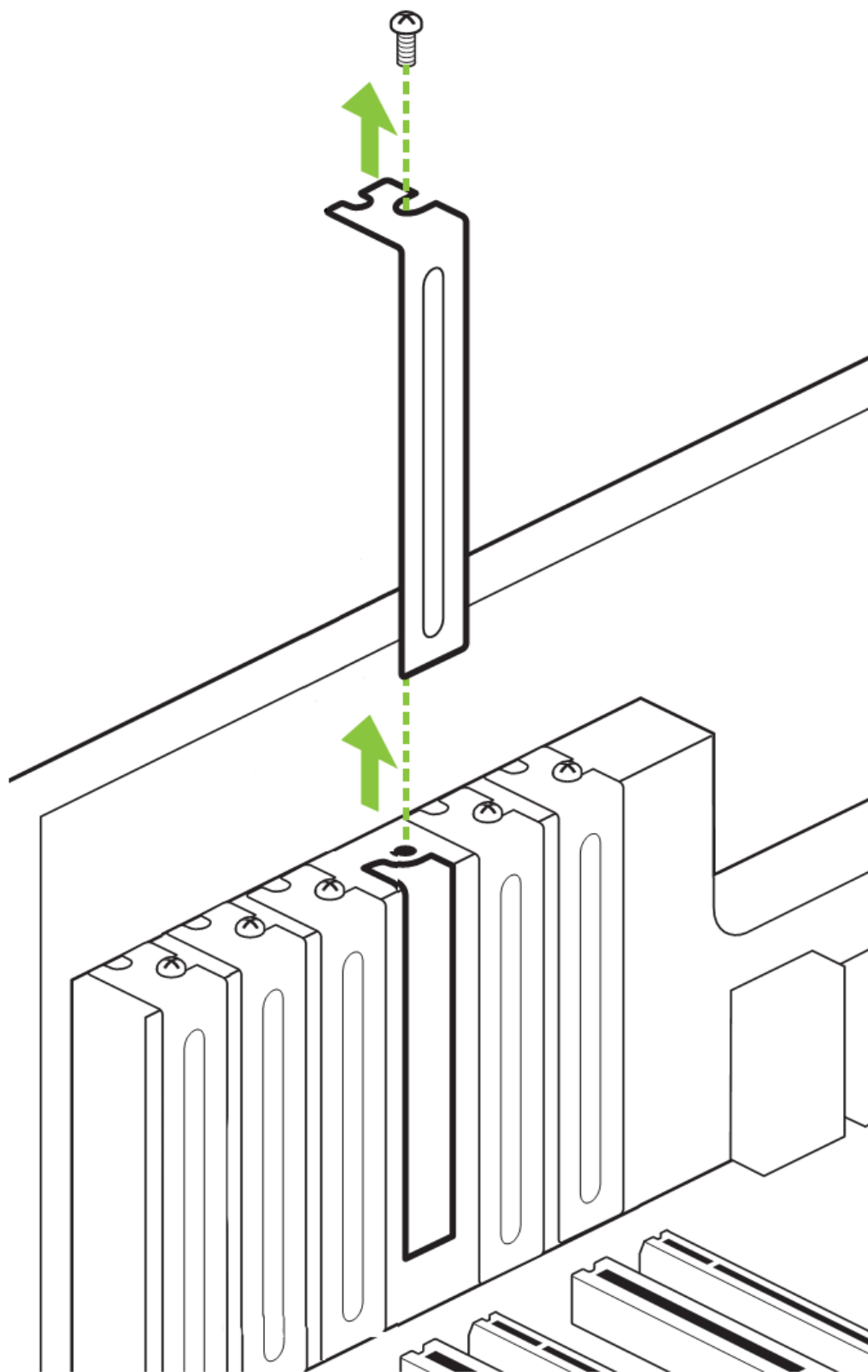


Рисунок 2.8 – Демонтаж заглушки слота PCIe

Изн. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист

33

Копировал

Формат А4

5) установите Модуль в выбранный ранее слот PCIe. На рисунке 2.9 изображено положение Модуля перед сочленением с соединителем PCIe;

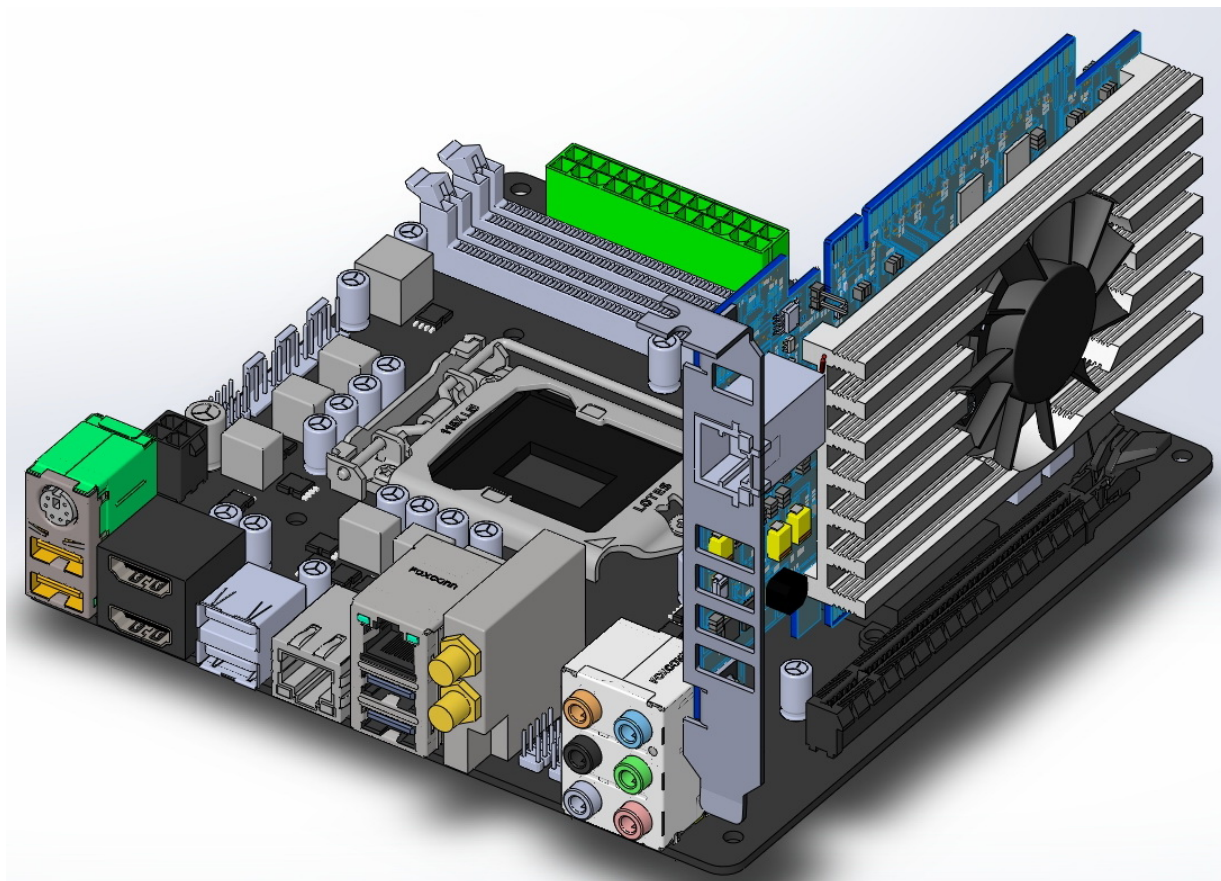


Рисунок 2.9 – Установка Модуля

б) зафиксируйте Модуль в объёме корпуса, прикрутив панель к корпусу при помощи винта, демонтированного ранее, как показано на рисунке 2.10;

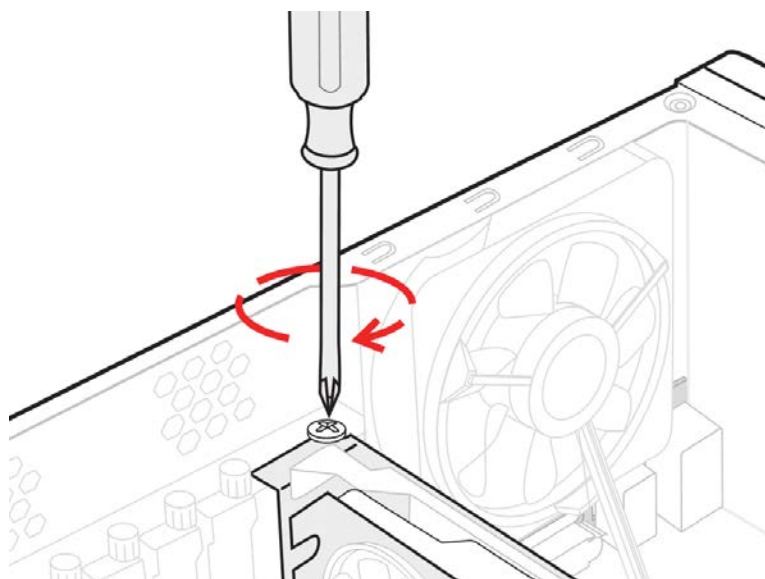


Рисунок 2.10 – Фиксация Модуля в системном блоке

Изн. № подл.	Подп. и дата
Взам. инв. №	Инв. № дубл.
Подп. и дата	

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист
34

7) установите обратно боковую крышку корпуса, как показано на рисунке 2.11. Закрутите крепёжные винты;

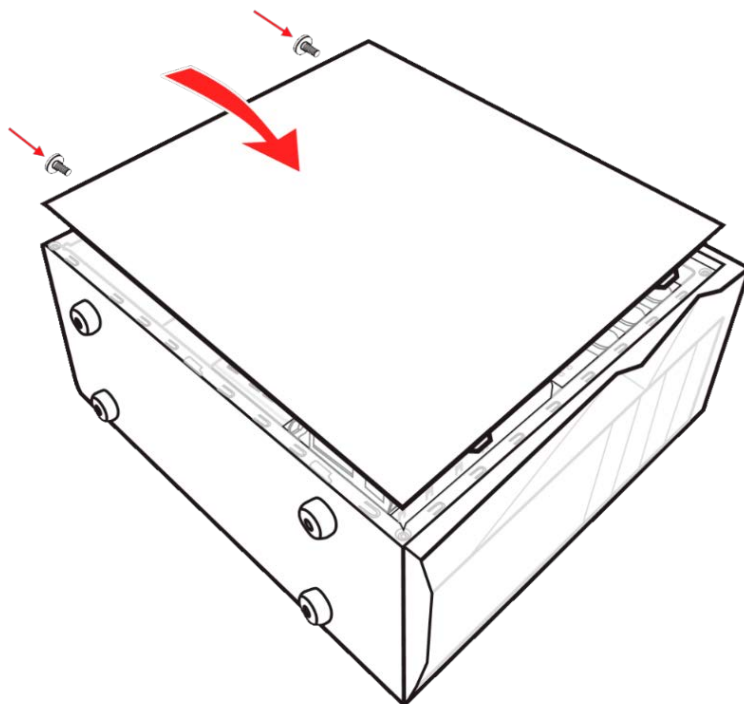


Рисунок 2.11 – Монтаж крышки системного блока

8) подключите кабель электропитания системного блока.

2.2.4.5 Демонтаж Модуля осуществляют в обратном порядке.

2.2.5 Установка программного обеспечения

2.2.5.1 Для установки специализированного программного обеспечения скачайте с официального сайта www.module.ru актуальные версии:

1) инструкции по применению ПО поддержки нейросетевых ускорителей Neuromatrix;

2) исполняемого файла ПО поддержки нейросетевых ускорителей Neuromatrix.

2.2.5.2 Следуйте указаниям инструкции по применению ПО.

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист
35

2.2.6 Система сброса СнК в Модуле

2.2.6.1 Сброс СнК осуществляется следующими способами:

- выключение → включение питания;
- по сигналу сброса с материнской платы по интерфейсу PCIe;
- от внешнего устройства по сигналу EXT_RESET соединителя X6.

2.2.7 Система синхронизации модуля

2.2.7.1 При работе в составе системного блока ПК внешний тактовый сигнал 100 МГц поступает с материнской платы на входной буфер, обеспечивающий тактовыми опорными сигналами блок PCIe и блоки коммуникационных портов СнК.

2.2.8 PCIe

2.2.8.1 Модуль обеспечивает информационный обмен по высокоскоростному последовательному интерфейсу PCIe x4 Rev. 2.0. Более подробное описание работы интерфейса PCIe можно найти в ЮФКВ.431282.026РЭ.

2.2.8.2 При проектировании собственной материнской платы необходимо выравнивать линии внутри групп PER и PET с точностью до 0,1 мм. Между собой группы выравнивать не обязательно.

2.2.9 SPI

2.2.9.1 Контроллер интерфейса SPI обеспечивает обмен информацией между СнК и устройствами, подключенными к последовательному интерфейсу SPI. Контроллер обеспечивает подключение стандартных устройств со следующими разновидностями интерфейса типа SPI:

- интерфейс SPI в спецификации фирмы Motorola (Motorola SPI);
- интерфейс SPI в спецификации фирмы Texas Instruments (Texas Instruments SPI);

Подп. и дата					
Инв. № дубл.					
Взам. инв. №					
Подп. и дата					
Инв. № подл.					
Изм	Лист	№ докум	Подпись	Дата	ЮФКВ.469535.006РЭ
					Лист
					36

– интерфейс SPI в спецификации фирмы National Semiconductors (National Semiconductors Microwire).

2.2.9.2 Контроллер SPI обеспечивает подключение до четырёх устройств в режиме разделения времени при помощи сигналов nCSx, а именно:

- nCS0, микросхема ПЗУ ёмкостью 8 Мбит;
- nCS1, карта памяти формата microSD;
- nCS2 не задействован;
- nCS3, обмен с внешними устройствами. Выведен на соединитель X6.

Назначение выводов соединителя X6 приведено в таблице 2.2.

2.2.9.3 Более подробное описание работы последовательного интерфейса SPI, включая временные диаграммы, можно найти в ЮФКВ.431282.026РЭ.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата					Лист
					ЮФКВ.469535.006РЭ				
Изм	Лист	№ докум	Подпись	Дата					37

2.2.10 Ethernet

2.2.10.1 Для возможности обмена по Ethernet необходимо подключить коммутационный кабель («патч-корд») к соединителю X2 «Ethernet». На рисунке 2.12 и 2.13 приведены функциональные схемы взаимодействия контроллеров MAC и PHY Модуля как между собой, так и с внешним устройством.

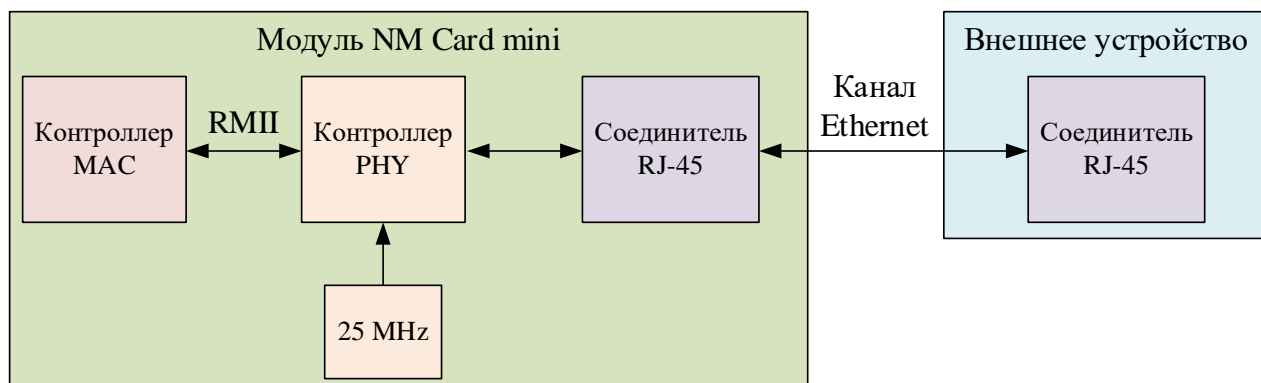


Рисунок 2.12 – Схема обмена данными по Ethernet Модулей
ЮФКВ.469535.006 и ЮФКВ.469535.006-02

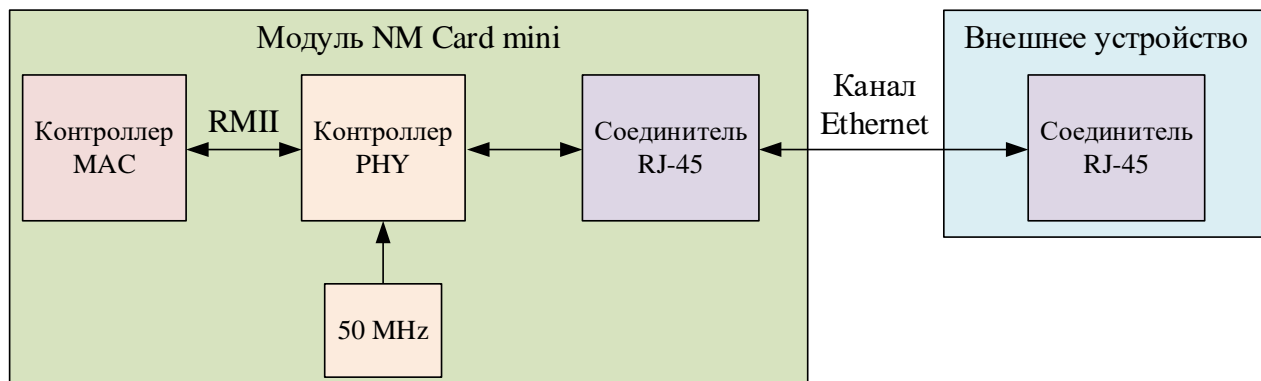


Рисунок 2.13 – Схема обмена данными по Ethernet Модулей
ЮФКВ.469535.006-01 и ЮФКВ.469535.006-03

Изн. № подл.	Подп. и дата
Взам. инв. №	Изн. № дубл.
Подп. и дата	
Изн. № подл.	

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист

38

Копировал

Формат А4

2.2.10.2 Сброс MAC и PHY контроллеров происходит при сбросе СнК.

2.2.10.3 По умолчанию контроллеры настроены на скорость передачи данных 100 Мбит/с в дуплексном режиме. Модуль поддерживает прямое и перекрестное включение кабеля.

2.2.10.4 В СнК реализована аппаратная функция EDCL (Ethernet Debug Communications Link), встроенная в контроллер Ethernet, которая позволяет писать и читать физическую память, отправляя правильно сформированные Ethernet пакеты.

2.2.10.5 Для использования нескольких модулей NM Card mini в одной сети на плате предусмотрены посадочные места под резисторы типоразмера 0402 и номиналом 10 кОм. Распайвая требуемые резисторы в соответствии с таблицей 2.4, можно формировать различные MAC адреса. Одновременно можно подключить до 16 Модулей в одну сеть. По умолчанию MAC контроллер имеет адрес EDCLA[0:3] = 0000.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						39
Изм	Лист	№ докум	Подпись	Дата		

Таблица 2.4 – Назначение адреса контроллера PHY

Номинал резисторов	EDCLA0	EDCLA1	EDCLA2	EDCLA3
R108 отсутствует R109 = 10 кОм				0
R108 = 10 кОм R109 отсутствует				1
R32 отсутствует R33 = 10 кОм			0	
R32 = 10 кОм R33 отсутствует			1	
R107 отсутствует R106 = 10 кОм		0		
R107 = 10 кОм R106 отсутствует		1		
R31 отсутствует R30 = 10 кОм	0			
R31 = 10 кОм R30 отсутствует	1			

2.2.10.6 Более подробное описание работы Ethernet MAC контроллера можно найти в ЮФКВ.431282.026РЭ.

2.2.11 Выводы общего назначения GPIO

2.2.11.1 СнК имеет пять универсальных блоков интерфейсов общего назначения (GPIO). Уровни сигналов 0 В / 1,8 В. GPIO, доступные для взаимодействия с внешними устройствами, выведены на соединитель X6. Назначение выводов соединителя X6 приведено в таблице 2.2.

2.2.11.2 Более подробное описание работы портов GPIO можно найти в ЮФКВ.431282.026РЭ.

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист
40

2.2.12 Внешний высокоскоростной коммуникационный порт

2.2.12.1 В модуле предусмотрен соединитель X6, содержащий интерфейсы внешних высокоскоростных коммуникационных портов, обеспечивающий дуплексную передачу типа точка-точка. Все физические интерфейсы синхронизированы от единого тактового сигнала 100 МГц, идущего с материнской платы ПК. Назначение выводов приведено в таблице 2.2.

2.2.12.2 При проектировании платы коммутации необходимо выравнять линии внутри групп RX и TX с точностью до 0,1 мм. Между собой группы выравнять не обязательно.

2.2.12.3 На рисунках 2.14 – 2.17 приведены примеры топологий построения различных структур межмодульного обмена с применением Модуля NM Card mini.

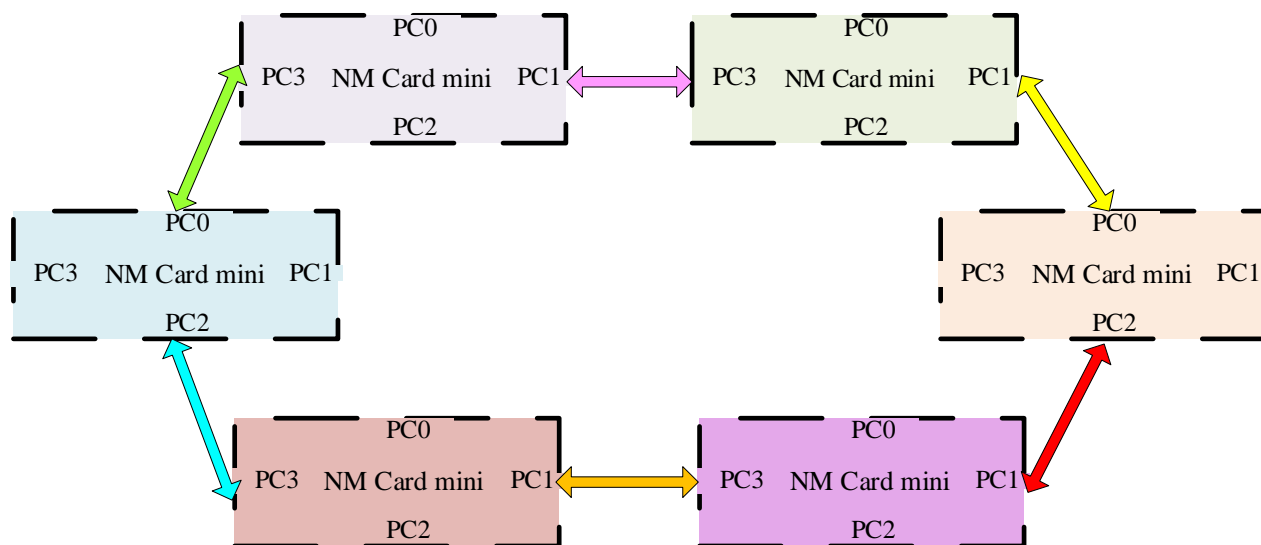


Рисунок 2.14 – Топология кольцо (ring)

Изн. № подл.	Подп. и дата
Взам. инв. №	Изн. № дубл.
Подп. и дата	

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист
41

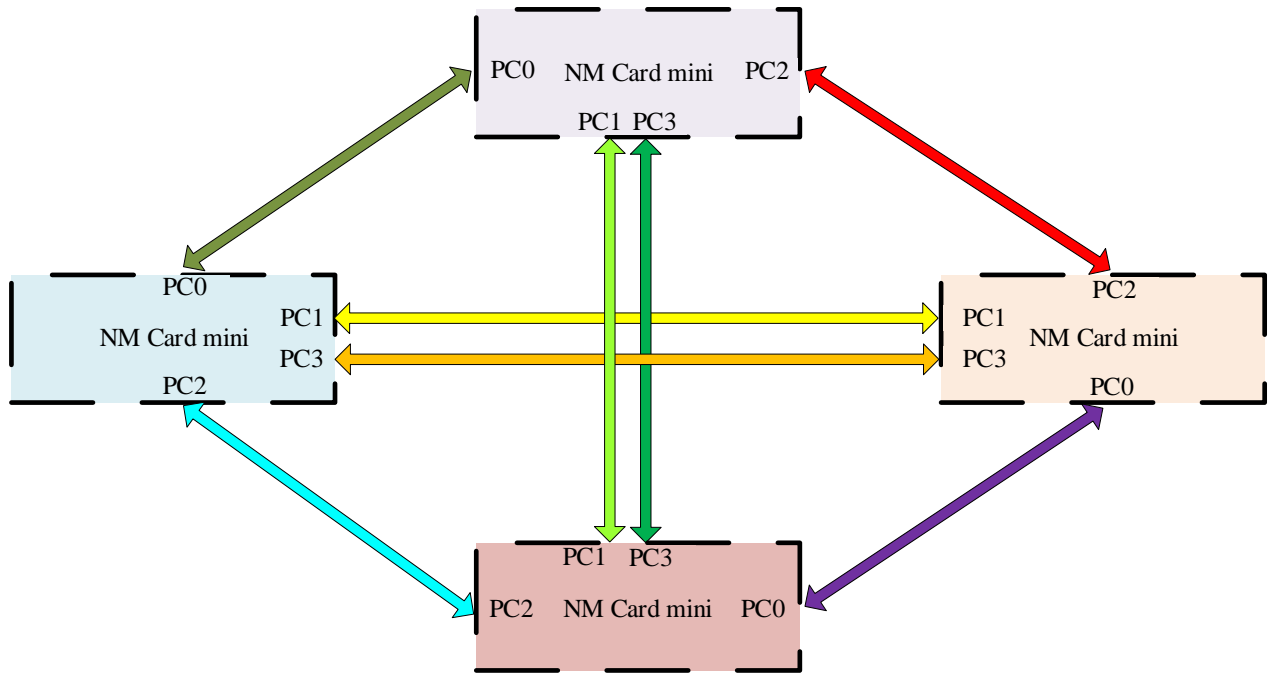


Рисунок 2.15 – Топология треххоповое кольцо (3-hop)

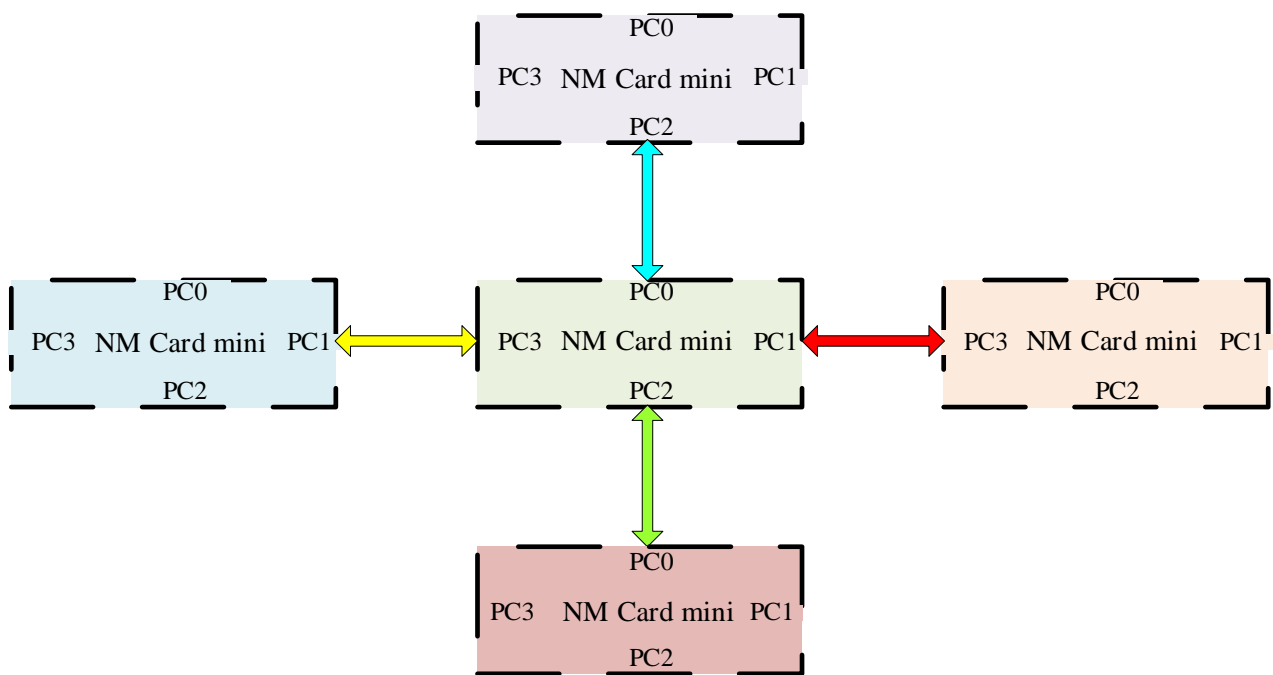


Рисунок 2.16 – Топология звезда (star)

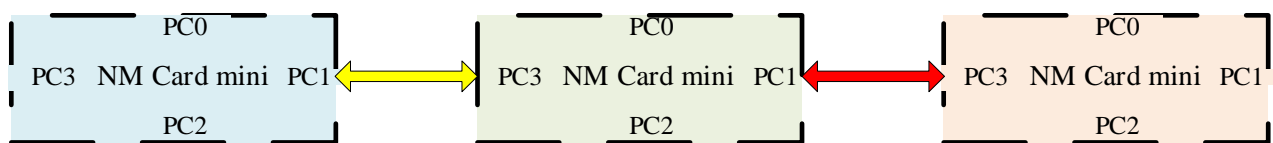


Рисунок 2.17 – Топология шлейфового подключения (daisy chain)

Изм	Лист	№ докум	Подпись	Дата
Изнв. № подл.	Подп. и дата	Взам. инв. №	Изнв. № дубл.	Подп. и дата

2.2.12.4 Предприятие-изготовитель разработало три варианта кросс-плат для различных конструктивных исполнений ПК и серверов:

- плата коммутации NM Backplane ЮФКВ.468343.003;
- плата коммутации NM Backplane ЮФКВ.468343.006;
- плата коммутации NM Backplane ЮФКВ.468343.007.

2.2.12.5 Масштабируемый интерфейс внешних высокоскоростных коммуникационных портов представляет собой технологию, позволяющую одновременно использовать мощности двух и более Модулей для решения общей задачи. По своей сути данный интерфейс связи представляет собой аналог технологий NVIDIA SLI и AMD CrossFireX. Топология соединений, разработанных кросс-плат, представлена на рисунках 2.17 и 2.18.

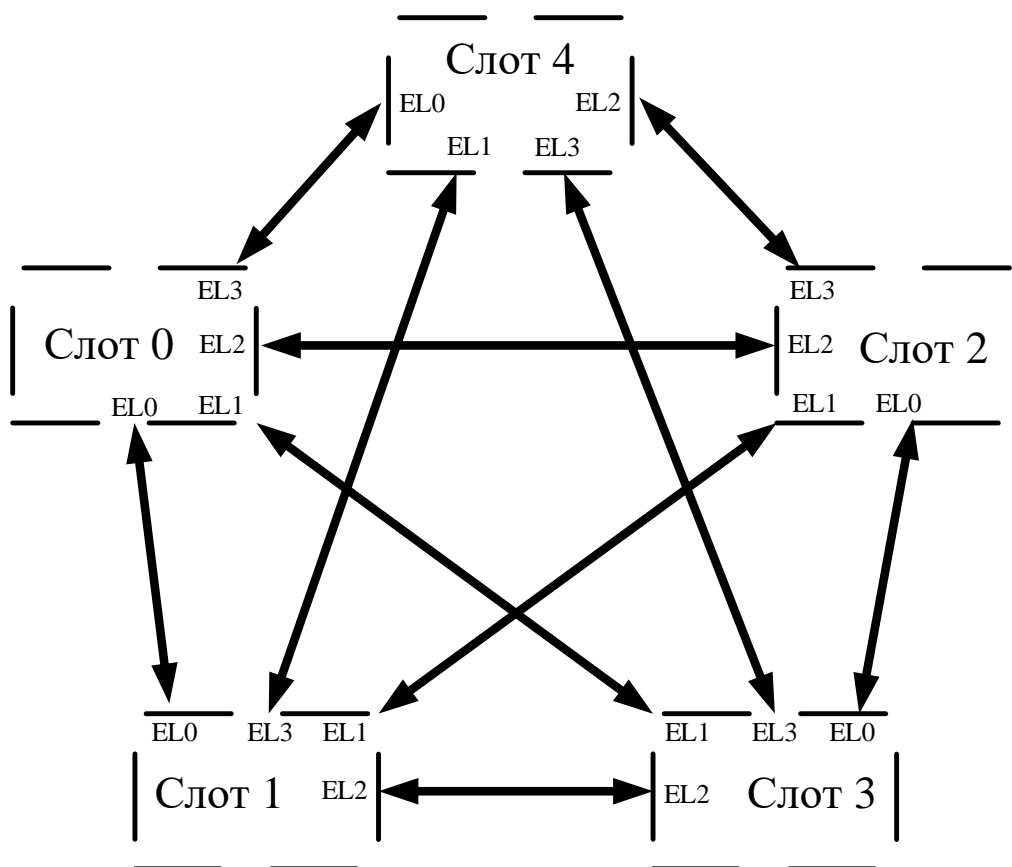


Рисунок 2.17 – Топология «звезда» платы коммутации NM Backplane ЮФКВ.468343.003 и платы коммутации NM Backplane ЮФКВ.468343.007

Ине. № подл.	Подп. и дата
Взам. инв. №	Ине. № дубл.
Подп. и дата	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

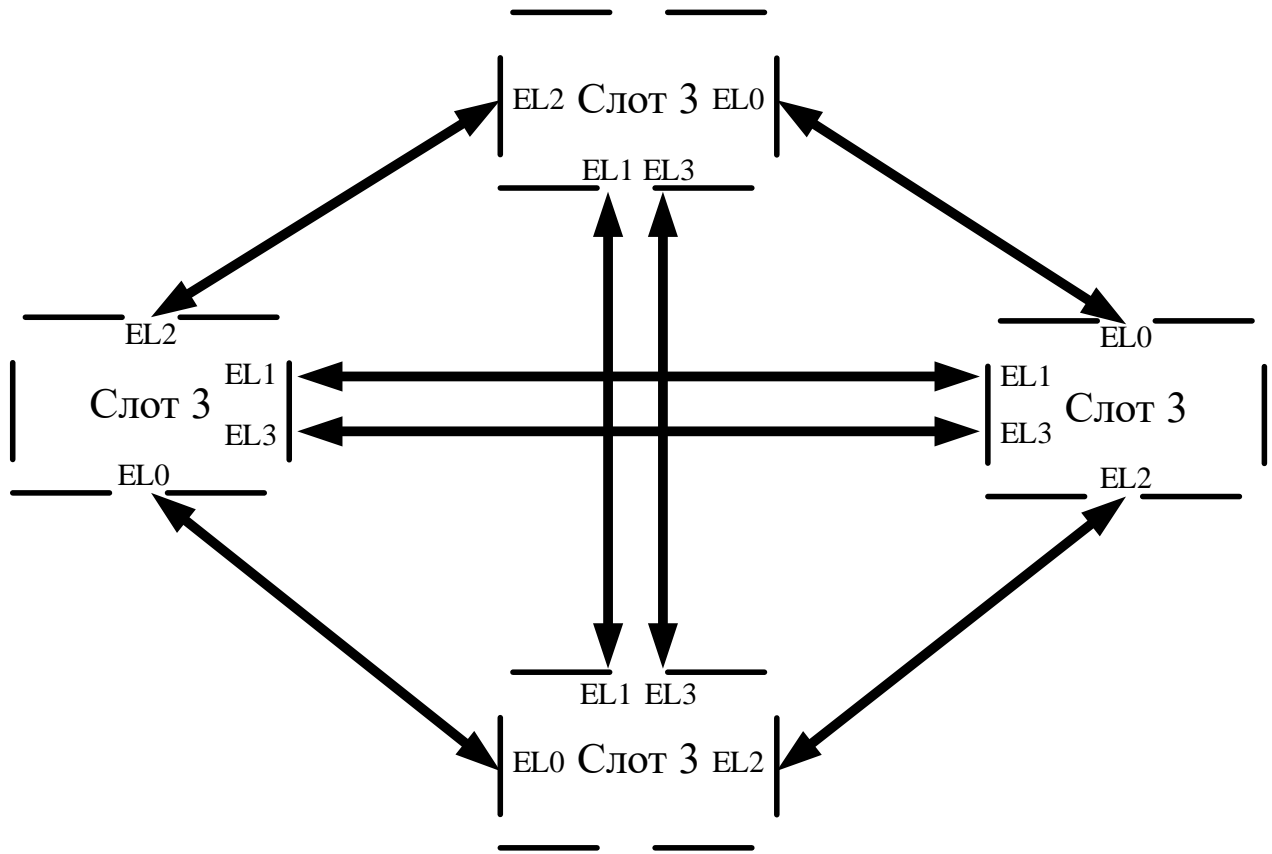


Рисунок 2.18 – Топология «треххоповое кольцо» платы коммутации

NM Backplane ЮФКВ.468343.006

2.2.12.6 Особенности платы коммутации NM Backplane ЮФКВ.468343.003:

- габаритные размеры не более 134,0 x 109,0 x 23,2 мм;
- дополнительные 4 точки крепления для вспомогательной активной системы охлаждения;
- подключение до 5 Модулей (слоты 0 – 4);
- реализация топологии «звезда»;
- физический шаг между слотами 20,32 мм (1 слот стандарта PCIe);
- возможность подключения Блока вентиляторов ЮФКВ.301241.018.

Блок состоит из 4 вентиляторов для дополнительного охлаждения в составе серверного решения.

2.2.12.7 На рисунке 2.19 показан пример платы без блока вентиляторов NM Backplane ЮФКВ.468343.003.

Изн. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

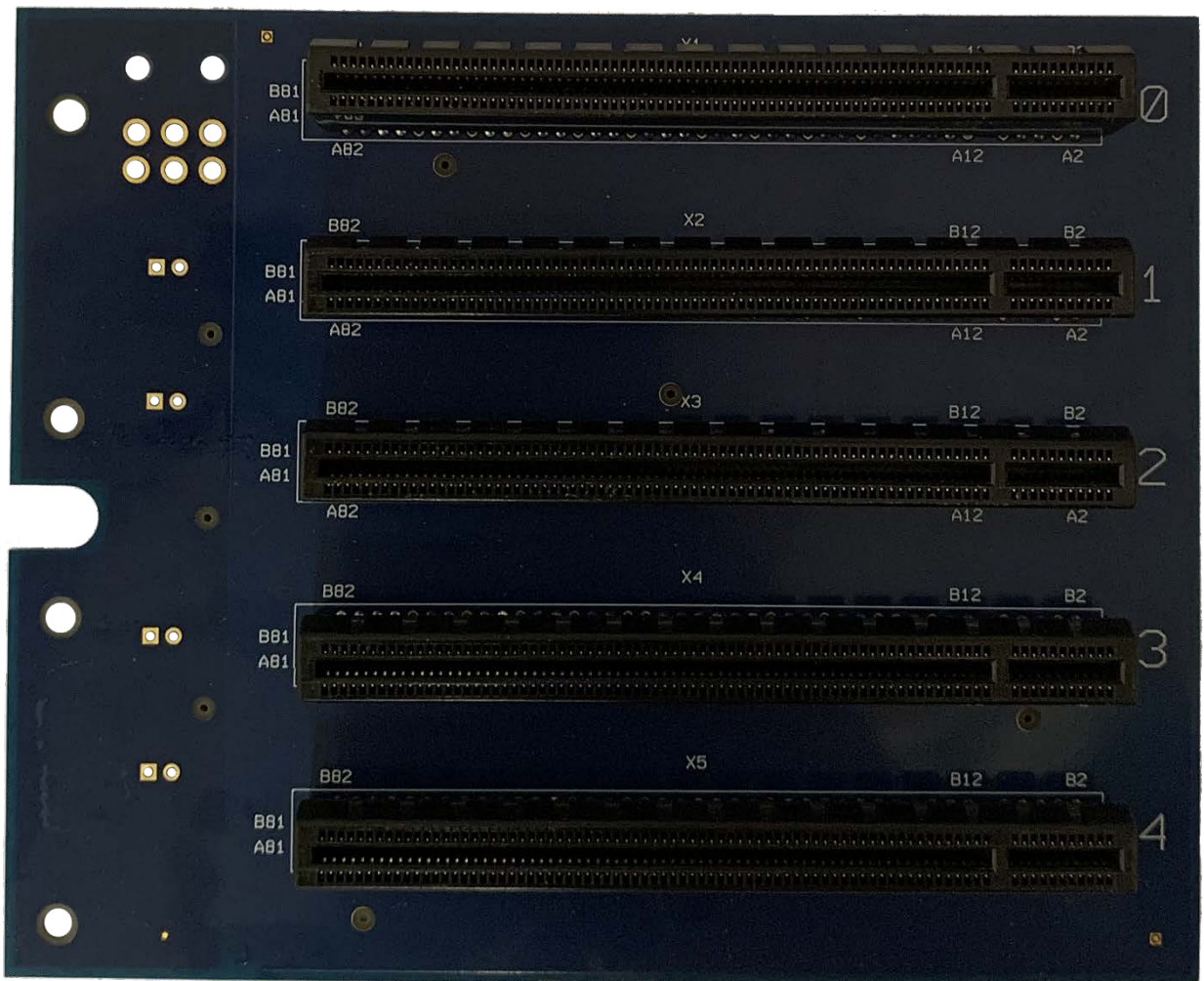


Рисунок 2.19 – Физическая реализация платы коммутации NM Backplane
ЮФКВ.468343.003

2.2.12.8 Особенности платы коммутации NM Backplane
ЮФКВ.468343.006:

- габаритные размеры не более 125,0 x 100,0 x 15,4 мм;
- подключение до 5 Модулей (слоты 0 – 4);
- реализация топологии «треххоповое кольцо»;
- физический шаг между слотами 20,32 мм (1 слот стандарта PCIe);
- пропуск между слотами 1 и 2.

2.2.12.9 На рисунке 2.20 показан пример платы NM Backplane
ЮФКВ.468343.006.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						45
Изм	Лист	№ докум	Подпись	Дата		

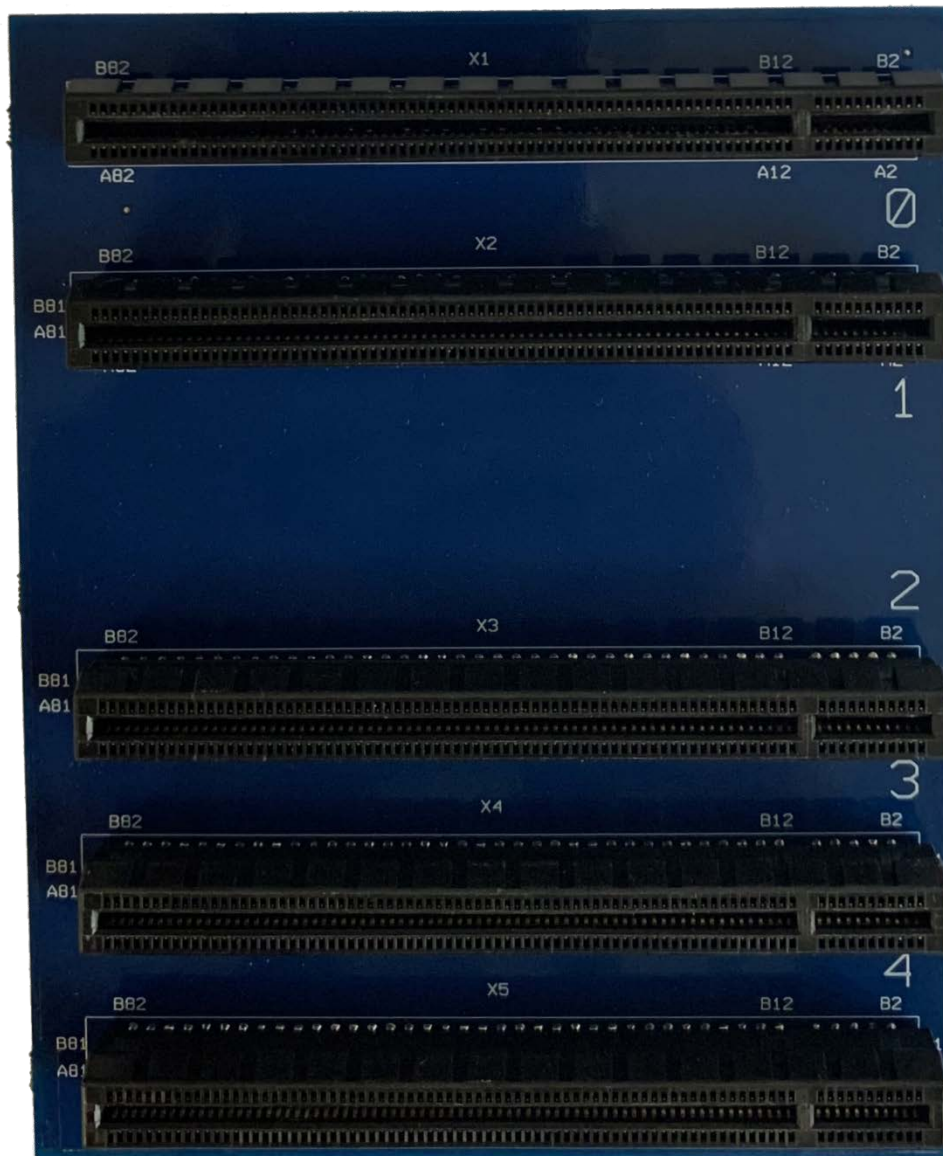


Рисунок 2.20 – Физическая реализация платы коммутации NM Backplane ЮФКВ.468343.006

2.2.12.10 Особенности платы коммутации NM Backplane ЮФКВ.468343.007:

- габаритные размеры не более 125,0 x 100,0 x 15,4 мм;
- подключение до 5 Модулей (слоты 0 – 4);
- реализация топологии «звезда»;
- физический шаг между слотами 20,32 мм (1 слот стандарта PCIe);
- пропуск между слотами 1 и 2.

Изн. № подл.	Подп. и дата
Взам. инв. №	Изн. № дубл.
Подп. и дата	

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

Лист
46

2.2.12.11 На рисунке 2.21 показан пример платы межмодульного обмена при помощи NM Backplane ЮФКВ.468343.007.

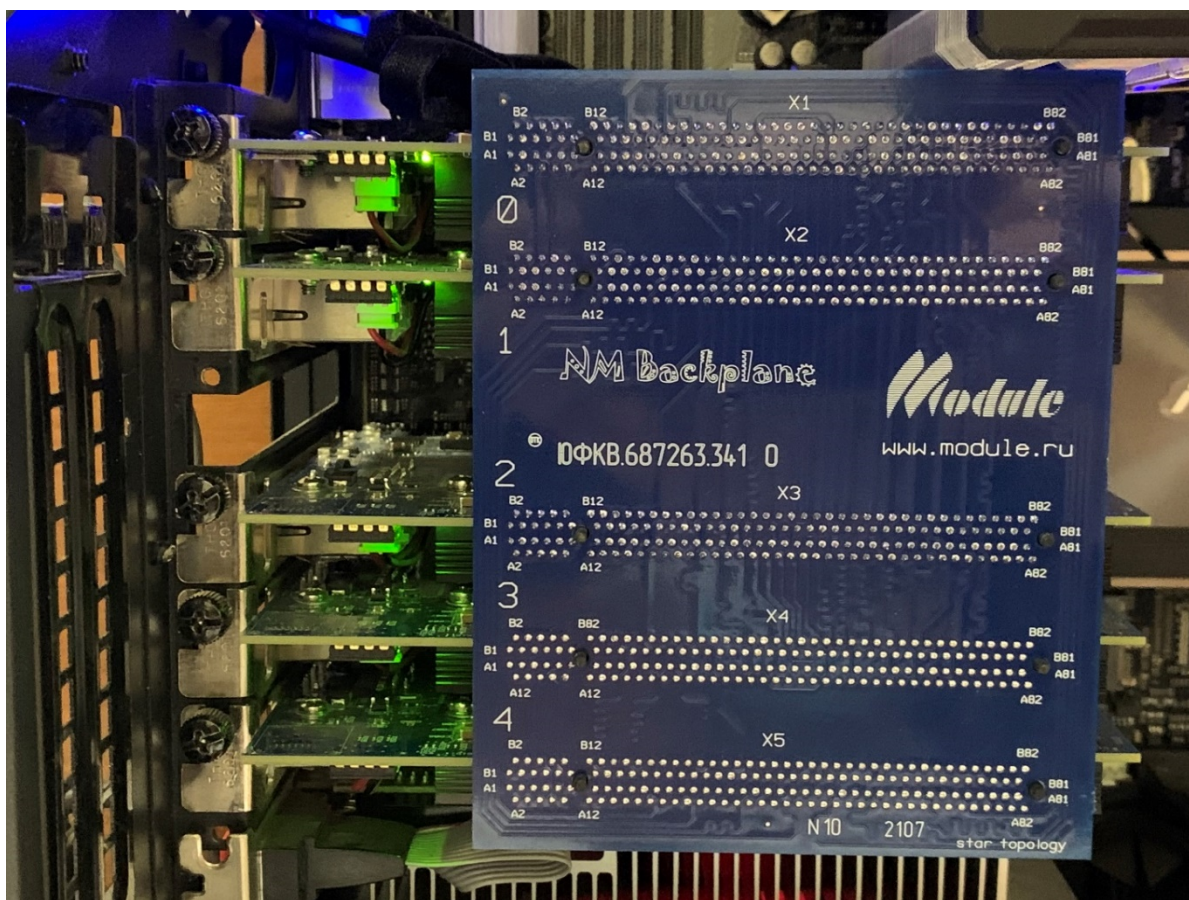


Рисунок 2.21 – Пример использования платы коммутации NM Backplane ЮФКВ.468343.007

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата					Лист
									47
Изм	Лист	№ докум	Подпись	Дата	ЮФКВ.469535.006РЭ				

2.2.12.12 На рисунке 2.21 представлен график измерения реальной скорости передачи данных в ГБ/с между Модулями в зависимости от длины сообщения в байтах.

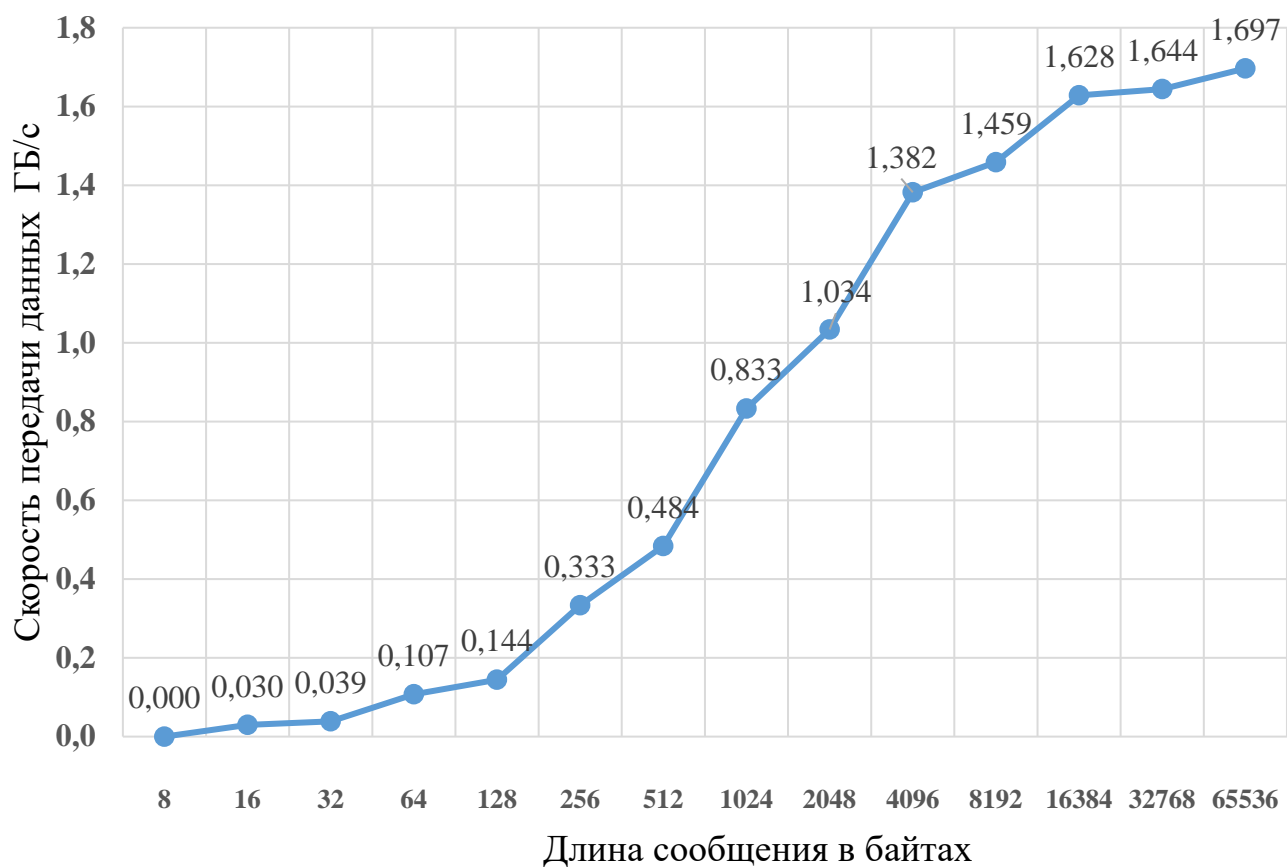


Рисунок 2.21 – Зависимость скорости передачи данных от длины сообщения

2.2.12.13 Более подробное описание работы внешних высокоскоростных коммуникационных портов можно найти в ЮФКВ.431282.026РЭ.

Изн. № подл.	Подп. и дата
Взам. инв. №	Изн. № дубл.

Изм	Лист	№ докум	Подпись	Дата
-----	------	---------	---------	------

ЮФКВ.469535.006РЭ

2.3 Диагностика Модуля

2.3.1 Возможные проблемы при эксплуатации

2.3.1.1 Если Модуль не обнаруживается в системе при включении в составе ПК:

– убедитесь, что Модуль вставлен в соединитель PCIe материнской платы до конца;

– проверьте конфигурацию соединителя X5, джампер должен отсутствовать;

– проверить настройки BIOS.

2.3.1.2 Если Модуль отображается в диспетчере устройств как мультимедиа контроллер или PCI устройство, как показано на рисунках 2.22 и 2.23, то установите программное обеспечение поддержки Модуля.



Рисунок 2.22 – Отображение Модуля в диспетчере устройств

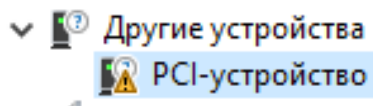


Рисунок 2.23 – Отображение Модуля в диспетчере устройств

2.3.1.3 В остальных случаях свяжитесь с предприятием-изготовителем для технической поддержки.

Изн. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист
49

3 Техническое обслуживание

3.1 При длительной эксплуатации Модуля на нём неизбежно образуются скопления пыли. Их объём зависит от конкретных условий эксплуатации. Чрезмерное количество пыли приводит к повышению температуры электронных компонентов, установленных на печатной плате, ухудшению теплоотвода от СнК, увеличению износа вентилятора, повышению уровня шума, снижению уровня производительности Модуля в целом, а также уменьшению его срока службы.

Предприятие-изготовитель настоятельно рекомендует осуществлять периодическое обслуживание Модуля. Интервал их проведения пользователь определяет самостоятельно.

3.2 Для очистки Модуля от пыли выполните следующие действия:

- 1) отключите питание;
- 2) извлеките Модуль из системного блока и разместите его на ровной горизонтальной не проводящей электричество поверхности;
- 3) для продува пыли используйте баллончик со сжатым воздухом;
- 4) в случае, если баллончик со сжатым воздухом не позволяет полностью очистить Модуль от пыли, допускается использовать мягкую антистатическую щётку. Пыль убирают лёгкими движениями без сильных нажимов;
- 5) после очистки щёткой Модуль ещё раз продувают сжатым воздухом.

3.3 Замена теплопроводящего материала в течение назначенного срока службы не требуется.

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист
50

4 Текущий ремонт

4.1 Все работы по ремонту Модуля во время гарантийного срока эксплуатации осуществляет предприятие-изготовитель.

4.2 Предприятие-изготовитель вправе отказать пользователю в гарантийном обслуживании в случае, если Модуль имеет дефекты или повреждения, возникшие или связанные с любыми изменениями аппаратной части, за исключением случаев, предусмотренных настоящим руководством по эксплуатации.

4.3 Предприятие-изготовитель осуществляет услуги по ремонту изделия в постгарантийный период.

4.3 Регулирование отношений пользователя с предприятием-изготовителем до истечения гарантийного срока и после него осуществляется в соответствии с законом РФ от 07.02.1992 N 2300-I "О защите прав потребителей".

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата					Лист
					ЮФКВ.469535.006РЭ				
Изм	Лист	№ докум	Подпись	Дата					

5 Хранение

5.1 Условия хранения

5.1.1 Хранение Модуля осуществляют в упакованном виде в отапливаемом помещении при температуре от плюс 5 °С до плюс 40 °С и относительной влажности не более 80 %.

5.1.2 В помещении, где хранится Модуль, должны отсутствовать крупные частицы пыли, пары кислот, щелочей или других химически активных веществ, способных вызвать коррозию металлических составных частей Модуля и окисление электрических контактов.

5.1.3 В помещении, где хранится Модуль, должны отсутствовать сильные электромагнитные поля.

5.1.4 Хранение на открытой площадке и в зонах действия прямых солнечных лучей не допускается.

5.1.5 Остальные требования в соответствии с ГОСТ 21552-84 «Средства вычислительной техники. Общие технические требования, приемка, методы испытаний, маркировка, упаковка, транспортирование и хранение».

5.1.6 Запрещено хранить Модуль в непосредственной близости с приборами отопления.

5.2 Срок сохраняемости

5.2.1 Средний срок сохраняемости Модуля не менее 3 лет при хранении в отапливаемом помещении в упаковке предприятия-изготовителя.

5.3 Консервация

5.3.1 Модуль консервации не подлежит.

Изн. № подл.	Подп. и дата	Взам. инв. №	Изн. № дубл.	Подп. и дата

Изм	Лист	№ докум	Подпись	Дата

ЮФКВ.469535.006РЭ

Лист

52

6 Транспортирование

6.1 Модуль в упакованном виде устойчив к транспортированию при следующих климатических условиях:

- температура окружающего воздуха от минус 50 °С до плюс 50 °С;
- относительная влажность воздуха до 98 % при 25 °С;
- атмосферное давление от 84,0 до 107,0 кПа (от 630 до 800 мм рт. ст.).

6.2 Модуль в упаковке предприятия-изготовителя транспортируют на любое расстояние автомобильным и железнодорожным транспортом (в закрытых транспортных средствах), авиационным транспортом (в обогреваемых герметизированных отсеках самолетов), водным транспортом (в трюмах судов). Транспортирование должно осуществляться в соответствии с правилами перевозок, действующими на каждом виде транспорта.



ВНИМАНИЕ! Перед эксплуатацией выдержать Модуль в упаковке после транспортирования в зимнее время года в течение двух часов в тёплом помещении, а затем распаковать.

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						53
Изм	Лист	№ докум	Подпись	Дата		

7 Утилизация

7.1 При утилизации Модуля необходимо руководствоваться требованиями ГОСТ Р 55102-2012 «Ресурсосбережение. Обращение с отходами. Руководство по безопасному сбору, хранению, транспортированию и разборке отработавшего электротехнического и электронного оборудования, за исключением ртутьсодержащих устройств и приборов».

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ЮФКВ.469535.006РЭ	Лист
						54
Изм	Лист	№ докум	Подпись	Дата		