



ОТЕЧЕСТВЕННАЯ СБИС ДЕКОДЕРА ЦИФРОВОГО ТЕЛЕВИЗИОННОГО СИГНАЛА УЖЕ СУЩЕСТВУЕТ

Краткое содержание

Высокоинтегрированная СБИС декодера цифрового телевизионного сигнала К1879ХБ1Я разработана ЗАО НТЦ «Модуль» для использования в составе цифровых телевизионных приставок стандартной и высокой четкости. Микросхема предназначена для приема и декодирования телевизионных сигналов спутникового, наземного и кабельного вещания, а также IP-телевидения с использованием новейших технологий сжатия аудио и видео.

Система на кристалле такого уровня сложности создана в России впервые. Разработка велась с использованием самых современных технологий, как зарубежных, включая центральный процессор ARM1176 компании ARM, функциональные блоки компаний Fujitsu, Silicon Image, Takumi, Gaisler, так и многолетний опыт и разработки в области проектирования микроэлектронных устройств накопленные в НТЦ «Модуль», в частности, ядро цифрового процессора сигналов NeuroMatrix третьего поколения. Изготовление микросхемы осуществлено в Японии на производстве компании Fujitsu.

Созданный продукт предназначен для использования в широком спектре потребительских устройств от цифровых телевизионных приставок и цифровых модулей телевизоров до многофункциональных мультимедийных центров.

Для обеспечения удобства создания устройств на основе СБИС К1879ХБ1Я совместно с корпорацией General Satellite создан комплект разработчика цифровой телевизионной приставки, позволяющий в кратчайшие сроки проектировать аппаратуру и отлаживать программное обеспечение.

В докладе приводится обзор структуры СБИС и ее основных характеристик. Особое внимание уделяется принципам проектирования микросхем подобного уровня сложности.