

модели коммутаторов MOXA Industrial Ethernet были сертифицированы классификационными обществами Det Norske Veritas (DNV, Норвегия, www.dnv.ru) и Germanischer Lloyd (GL, Германия, www.gl-group.com). Сертификаты подтверждают надежность и безопасность применения коммутаторов MOXA на океанских лайнерах, судах различного типа, шельфовых буровых платформах, подстанциях электропитания в портах, кораблях ВМФ, приливных и береговых ветряных электростанциях. DNV – ведущая компания в мире в сфере услуг по управлению рисками. Общества DNV и GL являются самыми авторитетными мировыми классификационными организациями на рынке морских и береговых систем.

Технология Ethernet на сегодняшний день становится бесспорным лидером в системах связи на промышленных и морских объектах, постепенно вытесняя полевые шины. К классу активного сетевого оборудования Industrial Ethernet относят коммутаторы, имеющие специальное конструктивное исполнение, дублированное электропитание, позволяющие строить резервируемые сети и оснащенные функциями мгновенного оповещения о сбоях систем связи. Интеллектуальные устройства MOXA не только отвечают перечисленным требованиям, но и поддерживают функции SNMP-управления, диспетчеризации трафика и защиты от постороннего доступа. На коммутаторы MOXA Industrial Ethernet предоставляется 5-летняя гарантия.

Подробности на сайте: <http://www.moxa.ru>.

**МИКРОСБОРКА  
УНИВЕРСАЛЬНОЙ  
СВЯЗНОЙ МАШИНЫ  
МУЛЬТИПЛЕКСНОГО  
КАНАЛА ПЕРЕДАЧИ  
ДАнных**

В 2007 году НТЦ “Модуль” анонсирует выпуск микросборки (МС) 2600BG2AT – универсальной связной машины (терминала) мультиплексного канала передачи данных по ГОСТ Р 52070-2003 (MIL-STD-1553B). Данная

гибридная МС интегрирует в своем составе логическую и приемопередающую части абонента МКПД и предназначена для организации интерфейса управляющего вычислителя (ЦП) с резервированной информационной магистралью МКПД в авиационной, космической и специализированной аппаратуре различного функционального назначения.

МС объединяет в своем составе приемопередатчик, кодер информации МКПД, двоясвенный декодер информации МКПД, многопротокольную логику, логику управления, логику взаимодействия с ЦП и управления памятью, внутреннее статическое ОЗУ объемом 4К 16-разрядных слов, ряд пассивных компонентов.

Перечень внешних ЭРИ, устанавливаемых в изделие при подключении микросборки, ограничивается двумя (или одним двоясвенным) изолирующими трансформаторами МКПД (например, из отечественных изделий данного класса требуемым отношением числа витков обмоток обладает трансформатор ТИЛ6В), защитными резисторами МКПД (с параметрами согласно ГОСТ Р 52070-2003) и двумя танталовыми конденсаторами номинальной емкости 10 мкФ, выполняющими функции фильтров по питанию приемопередающей части.

МС может использовать до 64К 16-разрядных слов внешнего статического ОЗУ в “прозрачном” режиме и в режиме работы с прямым доступом к памяти.

МС может быть напрямую подключена к 16- и 8-разрядным микропроцессорам в режиме разделения памяти, таким, как 680X0, i960, 80186, 8088, 6809, 8051, ADSP-2101, и другим.

Тактовая частота работы МС выбирается программно из значений 16 и 12 МГц.

МС обеспечивает программируемые возможности работы с сигналом прерывания. Выходной сигнал запроса на обработку прерывания имеет три программно задаваемых режима работы: импульсный, уровнем напряжения, очищаемым программно, или уровнем

напряжения, “очищаемым” после чтения регистра состояния прерываний.

МС имеет номинальное значение напряжения питания +3,3 В, обеспечивает LVTTTL совместимые выходные логические уровни, LVTTTL / LVCMOS / +5 В TTL совместимые входные логические уровни, параметры выходных и входных сигналов МКПД в соответствии с требованиями ГОСТ Р 52070-2003.

МС выполнена в 72-выводном двоясвенном планарном металлическом корпусе с шагом между выводами 1,0 мм и имеет габариты 41,0 × 30,0 × 4,1 мм (без учета выводов), что позволяет использовать ее в аппаратуре с жесткими требованиями по высоте компонентов.

Дополнительная информация: НТЦ “Модуль”, тел.: (495) 152 96 98, факс: (495) 152 46 61, www.module.ru.

**16-БИТНЫЙ МК  
С ИНТЕРФЕЙСОМ LPC,  
ETHERNET, USB И IIC × 6 СН**

Renesas Technology анонсировала свой первый 16-битный микроконтроллер с Ethernet интерфейсом. Основной областью применения контроллеров могут стать low-end серверы и промышленные системы. Модуль Ethernet, интегрированный на кристалл, хорошо зарекомендовал себя в 32-битных контроллерах Renesas SuperH. Помимо интерфейса USB и Ethernet, на чипе большое количество других коммуникативных интерфейсов, таких, как: IIC, SCI и LPC. Образцы будут доступны в мае 2007 г.

Спецификация на микроконтроллер:

- заводской номер: R4F2472VBR34V;
- напряжение питания 3,3 В + 0,3 В;
- рабочая частота: 34 МГц;
- ядро – 16-битное H8S/2600;
- flash-память: 512 Кбайт;
- RAM: 40 Кбайт;
- адресуемое пространство: 16 Мбайт;
- вычислительные функции – аппаратное перемножение 16x16;

- контроллер состояния шины (BSC) – 8-/16-битная мультиплексированная шина адреса/данных.

Свойства периферии: контроллер передачи данных (DTC); счетчик событий (EVC) × 16 каналов; Ethernet контроллер; 8-битный таймер (TMR) × 4 канала; 16-битный таймер (FRT); WDT × 2 канала; SCI × 2 канала; IIC интерфейс × 6 каналов; 10-битный АЦП × 8 каналов; LPC × 3 канала; SSU/SPI; USB Function × 1 канал (Full Speed). Корпус: 176-pin BGA.

Дополнительная информация: MT-system (Санкт-Петербург), тел.: (812) 325-36-85, факс: (812) 786-85-79, www.mt-system.ru.

**ДВУХКАНАЛЬНЫЙ  
ПОНИЖАЮЩИЙ  
КОНТРОЛЛЕР ДЛЯ  
DRMOS-УСТРОЙСТВ**

Компания Semtech сообщает о выпуске ИС SC2447 – первого на рынке DC/DC-преобразователей понижающего контроллера для DrMOS силовых устройств.

Синхронная двухканальная ИС отличается высокой частотой переключения и возможностью выбора между двумя выходами с током нагрузки 30 А или одним выходом с током 60 А.

DrMOS-устройства представляют собой модули, состоящие из двух мощных MOSFET-транзисторов и микросхем синхронных драйверов. При этом достигается высокая частота переключения и значительный КПД, приводящий к улучшению тепловой характеристики и надежности всей системы. Это технология следующего поколения для

