

JTAG отладчик DEBUG470



Поддерживаемое семейство процессоров:
PowerPC серии 470 ARM, RISC V и другие

Поддерживаемый стандарт отладочного
интерфейса: IEEE 1149.1

Уровень отладки и сходного кода:
Ассемблер, C/C++

Технические характеристики

Основные характеристики:	Описание входных/ выходных интерфейсов:	Области применения:
<p>Функции запуска и остановки выполнения программы процессора</p> <p>Пошаговое выполнение программы</p> <p>Установка точек останова</p> <p>Функция сброса процессора</p> <p>Чтение, запись регистров процессора</p> <p>Чтение, запись в память процессора</p> <p>Сохранение и загрузка памяти из файла/в файл</p> <p>Управляющий интерфейс WEB</p> <p>Питание: 5В, 2А (комплектуется адаптером питания)</p> <p>Габариты: 160x94x34мм</p> <p>Масса: не более 800 г</p>	<p>IEEE1149.1, поддерживаемый уровень сигналов от 1.65В до 5.5В</p> <p>Trace – получение трассы выполнения программы в реальном времени для процессоров PowerPC</p> <p>Ethernet – 10/100 Мб/с</p> <p>UART – miniUSB, USB2COM</p> <p>USB 2.0 – CDC Ethernet</p> <p>Логический анализатор/генератор (используется интерфейс Trace)</p>	<p>Отладка процессоров семейства Power PC серии 470</p> <p>Отладка процессоров ARM</p> <p>Отладка процессоров RISC V и др. процессоров</p>

Поддерживаемые процессоры производства АО «НТЦ «Модуль»



1888BM018A,
1888BM01H4,
1888BM018



K1879XB1Я
(NM TV-A)



K1888BC018
(NM Navi-A)



K1879BЯ1Я
(NM ADC-A)



1879BM8Я
(NM6408)



1888BC048
(Basis Bridge-A)

